

IAP5 Rec'd PCT/PTO 01 SEP 2006
明 細 書

信号処理装置及び方法並びに信号処理プログラム及び同プログラムを記録した記録媒体

技術分野

[0001] 本発明は、映像(動画像)、画像又は音声等の時間的に変化する信号、或いは計測や制御で用いられる時間的に変化する信号から標本化によって離散信号を生成する信号処理装置及び方法に関する。更に、本発明は、文字図形や写真、印刷等の画像、動画を含む映像、音声、或いは計測結果等から信号を生成して再生する技術に係り、特に信号の状態が変化する変化点を抽出する信号処理装置及び方法に関する。

背景技術

[0002] 近年、デジタル信号技術の進展に伴い、映像(動画像)、画像又は音声を対象にした、通信、放送、記録媒体[CD(Compact Disc)、DVD(Digital Versatile Disc)]、医用画像、印刷等の分野がマルチメディア産業或いはIT(Information Technology)として著しい発展を遂げている。映像や画像、音声に対するデジタル信号技術の一翼を担うのが情報量を低減する圧縮符号化であるが、その信号理論として、代表的にはシャノンの標本化定理があり、更に新しくはウェーブレット変換理論等がある(非特許文献1参照)。また、例えば音楽のCDでは、圧縮を伴わないリニアPCM(Pulse Code Modulation)が用いられるが、信号理論は同様にシャノンの標本化定理である。

[0003] また、例えばA4版程度の大きさに描かれた文字図形等の原画をデータ化しておき、同原画データをプリンタやカッティングプロッタ等に出力することによって看板やポスター、垂れ幕等の大型の表示物を作成する装置が開示されている(例えば特許文献1参照)。

[0004] 更に、微分可能回数によって分類した複数の関数に基づいて発生させた複数の離散的なデータ列を生成し、入力データに対して並行して上述した複数の離散的なデータ列との間の相関演算を行なった後に、その相関演算の結果に基づいて入力データに含まれる特異点を求めることにより、対称信号の属するクラス(m)を特定する

データ処理方法が特許文献2に開示されている。

[0005] 非特許文献1:オーム社発行電気通信情報学会編集「電子情報通信ハンドブック」第4群、第394頁～第396頁及び第415頁

特許文献1:特開平7-239679号公報

特許文献2:特開平2001-51979号公報

発明の開示

発明が解決しようとする課題

[0006] 上記の圧縮符号化、或いは圧縮を伴わない符号化のように、入力信号をデジタル信号に変換してから元のアナログ信号を再生する系は、一般化するとA-D変換/D-A変換系になる。従来のシャノンの標本化定理に基づくA-D変換/D-A変換系では、ナイキスト周波数によって帯域制限された信号を扱う。このとき、D-A変換において、標本化によって離散的になった信号の連続波への再生に、制限された帯域内の信号を再現する関数(正則関数)が用いられていた。

[0007] 本願発明者の一人は、映像(動画像)、文字図形や自然画等の画像又は音声等の信号の持つ種々の性質をフルーエンシ関数を用いて分類可能であることを見出した。この理論によれば、シャノンの標本化定理に基づく上記正則関数は、フルーエンシ関数の一つであり、信号が持つ種々の性質の内の一つの性質に適合するととどまる。従って、種々の性質をもつ信号をシャノンの標本化定理に基づく上記正則関数のみで扱うのでは、D-A変換後の再生信号の品質に限界を与える恐れがあることとなる。

[0008] 上記ウェーブレット変換理論は、対象を解像度で分解するマザーウェーブレットを用いて信号を表すものであるが、信号に最適のマザーウェーブレットが与えられるとは限らず、やはりD-A変換後の再生信号の品質に限界を与える恐れがあることとなる。

[0009] ここで、フルーエンシ関数は、パラメータ m (m は $1 \sim \infty$ の正の整数)によって類別される関数である。 m は、その関数が $(m-2)$ 回のみ連続微分可能であることを表す。因みに、上記正則関数は何回でも微分可能であるので、 m が ∞ である。更に、フルーエンシ関数は、 $(m-1)$ 次の関数で構成され、特にフルーエンシ関数の内のフル

一エンシDA関数は、標本間隔を τ として、着目する k 番目の標本点 $k\tau$ で数値が与えられるが、その他の標本点では0となる関数である。

[0010] 信号の性質は、パラメータ m を持つフルーエンシ関数によって全てが分類可能となり、パラメータ m によってクラス分けされる。そのため、フルーエンシ関数を用いたフルーエンシ情報理論は、従来の信号の性質の一部を表すにとどまっていたシャノンの標本化定理やウェーブレット変換理論等を包含し、信号の全体を表す理論体系であると位置付けられる。そのような関数を用いることにより、D-A変換後に、シャノンの標本化定理によって帯域制限されることのない高品質の再生信号を、信号の全体に亘って得ることが期待される。

[0011] 特許文献2のデータ処理方法では、相関演算の結果から特異点を求め、クラス m を特定しているが、相関演算には時間が掛かり、高速性に課題があった。従って、フルーエンシ情報理論に基づいて連続波形信号から離散信号を効率よく生成する信号処理装置は、従来は実現されていなかった。なお、連続波形信号がアナログ信号であり、離散信号がデジタル信号として出力される場合、信号処理装置はA-D変換装置として機能する。

[0012] 続いて、特許文献1に開示された原画をデータ化する装置は、大別すると、文字図形の輪郭線を抽出する機構と、曲率のデータから接合点とその位置を抽出する機構と、上記輪郭線を関数(直線、円弧、区分的多項式)で近似する機構と、接合点の座標のデータと近似する関数のデータとを記憶する装置と、記憶したデータから輪郭線を再生する機構とからなる。

[0013] 輪郭が変化する変化点のうち、直線や曲線の継ぎ目である接合点の近傍は、輪郭が大きく変化する部分であるので、直線や円弧では表されず自由曲線即ち区分的多項式で表され、接合点は区分的多項式が与える曲率の大きい点として求められる。接合点は微小部分で角度が大きく変化する部分即ち微係数の大きく変化する部分であり、曲率の大きい点として求める接合点の抽出は、微分処理によることとなる。

[0014] 画像の再生は、接合点を含む変化点の間を上記の近似した関数で直線又は曲線を描くことによって行なわれる。従って、変化点を正しく抽出することが精度の良い再生を行なうために重要である。

- [0015] ところで、文字図形の原図が例えばスキャナによって読み取られる場合、センサの有する雑音やスキャナの解像度等によって輪郭に、程度は様々であるが、ギザギザやざらつきが生じることが避けられない。このギザギザやざらつきは、元の原因に対して細かい、高い周波数の成分が多い雑音が重畳して生じたものである。接合点を含む変化点を微分処理によって求めると、これらのギザギザやざらつきによって変化点の抽出位置がずれたり、或いは、ギザギザやざらつきの部分を変化点と誤って抽出するなど、正確な変化点が得られない虞があることとなる。
- [0016] この問題を文字図形、画像、映像など(以下画像と総称する)に広げて以下に述べる。連続的に変化する信号が尖鋭的に変化したり、ステップ的に変化することが多々ある。このような信号変化点は信号の性質や特徴が変わる情報の変化点(切替点や特異点)である。
- [0017] 画像の情報の場合、一つの画面やエリアの中には多数の小さな画像が含まれる。このような画像に対する処理においては、水平方向、垂直方向に所定の間隔で区切られた微小エリアを単位とし(これを画素と称する)、この画素単位に同一情報から成るエリア(小画像域)の認識、拡大、変換、合成、などの処理が行なわれる。しかし、小画像域の認識においては、領域の端部(エッジ部)の検出が課題で、従来は色や輝度の情報が急激に変化する点(差分や微分値が大きく変化する点)を変化点として認識する方法が取られており、この変化点が後述する情報の切替点、特異点となる。しかし、この変化点の検出をデータの差分や微分値で行なうと、雑音による画像情報の変化で誤認識を行なう弱点があった。また、画像の拡大においては、画素単位に拡大するため、例えば、水平方向、垂直方向にそれぞれ n 倍に拡大するときは、 n^2 のエリアの画素情報が同一情報となり、小エリアの輪郭、内部の色情報共に、階段状に変化する画像となる。
- [0018] 以上のような問題点を解決するために、信号列を関数近似して処理する方法が提案されているが、その場合も、同一性質の情報範囲、即ち連続信号の長さ、小エリアの領域(画像の輪郭)を正確に認識することが重要となる。この信号長の端点や領域の輪郭線の抽出方法として、記憶された情報に対しては、従来のデータ差分、微分信号、色差、輝度差を利用した方法、即ち微分処理に包含される方法が採られてい

る。

- [0019] さて、上記のように、文字図形や自然画等の画像や動画像、或いは音声等から電氣的に得られる信号の持つ種々の性質をフルーエンシ関数を用いて分類可能であることが示される。更に、上記発明者の一人は、この分類のための処理を利用することによって、変化点を微分処理によらずに求めることが可能であることを見出した。例えば、フルーエンシ情報理論に基づいて連続波形信号から離散信号を生成するとき、後で詳述するように、その過程で上記の変化点を微分を伴わずに得ることが可能になる。しかし、そのような変化点を生成可能な信号処理装置は、従来は実現されていなかった。

課題を解決するための手段

- [0020] フルーエンシ情報理論に基づいて連続波形信号から離散信号を得るための関数は、後で詳述するように、詳しく理論展開されて標本化関数として定義される。標本化関数は、フルーエンシAD関数と称しても良い。また、離散信号から連続波形信号を得るための関数は逆標本化関数として定義される。逆標本化関数は、フルーエンシDA関数と称しても良い。そのように定義される標本化関数と逆標本化関数は互いに直交関係を成すと共に、パラメータ m を用いて表現される。
- [0021] フルーエンシ情報理論に基づいて連続波形信号から離散信号を得、続いて得られた離散信号から連続波形信号を得る信号システムが機能するためには、連続波形信号を得る側においてパラメータ m が認識される必要がある(例えば、フルーエンシ情報理論に基づいてアナログ信号をAD変換し、得られたデジタル信号をDA変換するA-D変換/D-A変換系が機能するためには、D-A変換側においてパラメータ m が認識される必要がある)。
- [0022] このパラメータ m は次のようにして求められる。離散信号を得る信号処理(例えばA-D変換)において、後で述べるように、連続波形の入力信号と標本化関数とで内積を取ることによって標本値列である離散信号が得られる。このとき、入力信号の性質を表すパラメータ m を l (エル)とし、パラメータ l が標本化関数のパラメータ m (m_0 とする)と一致しないと、内積によって得られる内積演算値は標本点における入力信号の標本値と一致せず、両者の間に誤差が生じる。この誤差が零になる(実際上は最小に

なる) m_0 を選ぶと、 $l=m_0$ となり、 l が未知の信号からパラメータ m を決定することが可能になる。

- [0023] 従って、標本値列である離散信号(又は、パラメータ m が決定された内積演算値の列からなる離散信号)と共にこの m_0 の値を、連続波形信号を得る信号処理側(例えばD-A変換側)に送れば、パラメータ m_0 の逆標本化関数を使った信号処理(例えばD-A変換)が行なわれ、入力信号とほぼ同じ、即ち高品質の連続波形信号が容易に再生されることになる。
- [0024] 以上から、本願において開示される発明のうち、代表的な実施形態の概要を説明すれば、下記の通りである。
- [0025] 信号処理装置は、入力信号を標本化して標本値の列からなる離散信号を出力する標本化回路と、相互に異なるパラメータ m の標本化関数を発生する複数の関数発生器と、上記入力信号と上記標本化関数の各々との内積演算を行なって内積演算値を出力するパラメータ m 毎の複数の内積演算器と、上記標本値と上記複数の内積演算器が出力する内積演算値との差分からなる複数の誤差の内、最小の誤差を与えるパラメータ m を判定し、そのパラメータ m 信号を出力する判定器とを具備し、上記標本値の列からなる離散信号と上記パラメータ m 信号とを出力することを特徴とする。
- [0026] 本発明の信号処理装置によって得られた離散信号から連続波形信号を生成する信号処理において、上記パラメータ m 信号を用いて同パラメータ m の逆標本化関数を選択すれば、上記離散信号の属するパラメータ m に合致したパラメータ m の逆標本化関数によって連続波形信号を生成することが可能になる。即ち、本発明により、シャノンの標本化定理によって帯域制限されることのない高品質の連続波形信号を再生するための信号を容易に得ることが可能になる。
- [0027] 次に、本願において開示される発明のうち、別の代表的な実施形態の概要を説明すれば、下記の通りである。
- [0028] 信号処理装置は、相互に異なるパラメータ m の逆標本化関数を発生する複数の関数発生器と、上記パラメータ m の内のパラメータ m_0 に属する原信号の離散信号と上記パラメータ m_0 を示すパラメータ m 信号とを含む入力信号の内の上記パラメータ m 信号を用いて、上記逆標本化関数の中から上記パラメータ m_0 の逆標本化関数を選択

する関数選択器と、上記離散信号と選択した上記パラメータ m_0 の逆標本化関数との畳込積分によって連続波形信号を得る畳込積分演算器とを具備することを特徴とする。

[0029] 本発明の信号処理装置は、離散信号が属するパラメータ m_0 がパラメータ m 信号によって知られるので、離散信号が属するフルーエンシ信号空間(後で詳述する)に合致した逆標本化関数によって連続波形信号を得ることが可能になる。即ち、本発明により、シャノンの標本化定理によって帯域制限されることのない高品質の連続波形信号を再生することが容易になる。

[0030] 次に、上記のパラメータ m を決定する過程で、変化点は、パラメータ m を特定できない点となる。パラメータ m を特定できない点は、大別すると、その点で微分不可能となる点(信号が不連続になる点を含む)と、連続していてかつ微分可能であるがその点の前後でパラメータ m が変化する点とがある。前者には、その点の前後でパラメータ m が変化しない点も含まれ、そのような点として、例えば $m=2$ である折れ線の継ぎ目がある。なお、その点の前後でパラメータ m が変化する点を総称してクラス切替点と呼び、微分不可能となる点を総称して特異点と呼ぶこととする(クラス切替点でありかつ特異点である点は超特異点となる)。

[0031] さて、画像が例えばXY座標上の文字図形であって輪郭線が求められている場合、輪郭線を小区間で区切った輪郭線上の各点の x 座標、 y 座標を求めると、小区間を媒介変数として、縦軸 X 、横軸小区間の座標上に各点の x 座標を含む輪郭線の軌跡が得られ、縦軸 Y 、横軸小区間の座標上に各点の y 座標を含む輪郭線の軌跡が得られる。

[0032] これら二つの軌跡も上記フルーエンシ情報理論に基づいて扱われる。即ち、軌跡を連続波形信号、複数の小区間からなる区間で区切った各点を標本点とし、各標本点の x 座標及び y 座標を標本値とすることにより、標本化関数を用いてパラメータ m を特定できない点即ち変化点が検出される。なお、複数の小区間からなる区間は、標本間隔となる。この検出によって目的とする変化点を得られたことになり、輪郭線を表す近似関数が与えられている場合、検出された変化点の間を上記の近似関数で直線又は曲線を描くことによって高精度の画像再生が行なわれる。

- [0033] 以上に基づき、本発明は、輪郭線を表す近似関数を与えられていることを前提にして、変化点を表す信号を出力する信号処理装置及び方法に適用され、更に、逆標本化関数を用いて再生することを前提にして、変化点及びパラメータ m を表す信号並びに離散信号を出力する信号処理装置及び方法に適用される。
- [0034] 従って、本願において開示される発明のうち、更に別の代表的な実施形態の概要を説明すれば、下記の通りである。即ち、信号処理装置は、入力信号を標本化して標本値を得る標本化回路と、相互に異なるパラメータ m の標本化関数を発生する複数の関数発生器と、上記入力信号と上記標本化関数の各々との内積演算を行なって内積演算値を出力するパラメータ m 毎の複数の内積演算器とを具備し、上記標本値と上記複数の内積演算器が出力する内積演算値との差分がどのパラメータ m に対しても所定の閾値を超える点がある場合、その点を変化点と判定し、当該変化点を示す変化点信号を出力することを特徴とする。
- [0035] 更に別の信号処理装置は、入力信号を標本化して標本値の列からなる離散信号を出力する標本化回路と、相互に異なるパラメータ m の標本化関数を発生する複数の関数発生器と、上記入力信号と上記標本化関数の各々との内積演算を行なって内積演算値を出力するパラメータ m 毎の複数の内積演算器と、上記標本値と上記複数の内積演算器が出力する内積演算値との差分からなる複数の誤差の内、最小の誤差を与えるパラメータ m を判定し、そのパラメータ m 信号を出力するクラス判定器と、どのパラメータ m に対しても上記差分が所定の閾値を超える点がある場合、その点を変化点と判定し、当該変化点を示す変化点信号を出力する変化点判定器とを具備し、上記離散信号と上記パラメータ m 信号と上記変化点信号とを合わせ出力することを特徴とする。
- [0036] 上述のように変化点信号は、内積演算に基づいて求められる。内積演算では積分動作によって信号処理が行なわれ、従って変化点を微分を伴わずに得ることが可能になる。それにより、変化点の雑音による誤認識や動画像での対応不可の問題を解決することができる。即ち、積分動作による信号処理を行なうため、雑音信号による影響を軽減することができ、高精度に信号変化を捉えることが可能となる。従って、従来技術の課題を解決することができ、より確実な信号の変化点、情報の特徴が切り替わ

る点の検出を実施することができる。

発明を実施するための最良の形態

- [0037] 以下、本発明に係る信号処理装置及び方法並びに信号処理プログラム及び同プログラムを格納した記録媒体を図面に示した実施形態を参照して更に詳細に説明する。なお、実施形態の説明に用いる全図において、同一の符号は、同一物又は類似物を表示するものとする。
- [0038] 図1に本発明の信号処理装置の第1の実施形態を示す。フルーエンシ情報理論に基づき、標本化関数を用いて連続波形信号から離散信号を得る信号処理装置である。本実施形態では、映像、画像を対象とし、パラメータ m が $m=2, 3, \infty$ の3種類に設定される。これは、映像及び画像によって得られる信号の性質が、 $m=2, 3, \infty$ の3種類のパラメータによってその殆どがカバーされることが分析結果から確認されているためである。なお、本発明は、勿論これら3種類に限定されるものではなく、例えば図形を含む場合に $m=1, 2, 3, \infty$ の4種類を選ぶ等、対象に応じて種類が選択されることは言うまでもない。
- [0039] 本実施形態では、連続波形信号から離散信号を生成する信号処理がデジタル信号処理によって行なわれる。そのため、アナログの入力信号は、一旦、標本間隔 τ に比べて十分に短い間隔で標本化され、PCM符号化される。更に、 $m=2, 3$ の標本化関数は、有限の区間 $0 \sim (J-1)\tau$ (標本点数が J 、長さが $(J-1)\tau$) で確定する関数であるので、内積も標本点毎にこの範囲で行なわれる。 $m=2, 3$ の標本化関数の一例をそれぞれ図2, 3に示す。いずれも関数の区間は $J=13$ である。
- [0040] 一方、 $m=\infty$ の標本化関数は、無限に振動が続く関数である。そこで、本実施形態では、同関数の区間を $m=2, 3$ の場合と同じ区間で打ち切ることとし、それによって発生する若干の誤差を許容することとした。なお、 $m=\infty$ の処理精度を上げるために、内積の範囲を上記よりも広げることが可能である。
- [0041] 図1において、1は、アナログの入力信号を標本間隔 τ に比べて十分に短い間隔で標本化して符号化するPCM符号器(PCM COD)、2は、PCM符号器1から出力される符号化された入力信号を標本間隔 τ で標本化して、その標本点 $k\tau = t_k$ の標本値を出力する標本化回路、3は、上から順に $m=2, 3, \infty$ の標本化関数を発生す

る標本化関数発生器、4は、入力信号と標本化関数との内積を区間 $0 \sim (J-1)\tau$ で演算して内積演算値を出力する内積演算器、5は、標本化回路2が出力する標本値から内積演算器4が出力する内積演算値を減算してその差分を出力する減算器である。標本化関数発生器3が出力する $m=2, 3, \infty$ の標本化関数はファイル装置(図示せず)に予め格納されており、内積演算の都度読み出される。

[0042] 次に、上記差分は誤差演算が行なわれてからパラメータ m 決定の比較が行なわれる。誤差演算は、入力信号の性質に応じて差分の絶対値の二乗和又は算術和が用いられ、和演算が区間 $0 \sim (N-1)\tau$ の各標本点($t_k, t_{k+1}, \dots, t_{k+(N-2)}$)の誤差に対して行なわれる。誤差演算は、その他に、演算区間において最大の差分の絶対値を選択する演算としても良い。演算区間を表す N は、入力信号が静止画で処理がオフラインで行なわれる場合は、比較的大きい値が選ばれ、入力信号が動画でリアルタイムで処理が行なわれる場合は、早い m の決定が必要になることから $N=1$ を含む小さい値が選ばれる。このように、 N は信号の性質に応じて任意に選ばれる。なお、 $N=1$ の場合は、和は行なわれず、標本点毎にパラメータ m 決定の比較が行なわれる。

[0043] 続いて、図1において、7は、区間 $0 \sim (N-1)\tau$ の各標本点の差分に対して上述の誤差演算を行なう誤差演算器、8は、比較器を有し、誤差演算器7からの $m=2, 3, \infty$ の誤差演算結果を比較して最小のものを検出し、そのパラメータ m を示すパラメータ m 信号を出力するクラス判定器である。また、6は、標本化回路2が出力する標本値に対する、誤差演算器7及びクラス判定器8の処理による時間遅れを調整するためのメモリである。

[0044] 次に、標本化回路2の標本値は標本間隔 τ 毎に出力されて標本値の列を成し、離散信号となる。図1において、9は、上記離散信号と上記パラメータ m 信号とを組合せてデジタルの出力信号とし、同信号を出力する出力回路である。組合せは、例えば、離散信号をパケット化し、そのヘッダにパラメータ m 信号を搭載することによって行なわれる。パラメータ m 信号は、 $m=2, 3, \infty$ の三者が区別されれば良いので、例えば2ビットの符号を用いて表される。なお、離散信号と上記パラメータ m 信号は組合されず、それぞれが別に出力されても良い。

[0045] 図1の各接続点での信号は、下記のように表される。

内積演算器4に入力される入力信号: $u(t)$

入力信号の標本値: $u(t_k)$

内積演算によって得られる標本値(内積演算値):

[0046] [数1]

$$m\hat{u}(t_k)$$

[0047] 減算器5出力の誤差: $\varepsilon_m(t_k)$

誤差演算値: E_m

本実施形態の信号処理装置は、各部のそれぞれにデジタル回路やメモリを用いて、ハードウェア構成とすることが可能であるが、プログラムによってコンピュータが実行するソフトウェア構成とすることも可能である。この場合、信号処理装置は、主に中央処理装置(CPU)と、演算途中のデータ等を一時記憶するメモリと、信号処理プログラムや標本化関数等を格納するファイル装置とから構成される。信号処理プログラムには、図1に示す各処理をコンピュータが実行する手順が示される。なお、信号処理プログラムは、CD-ROM(Compact Disc - Read Only Memory)等の記録媒体に格納し、独立したプログラムとすることが可能である。

[0048] 次に、本実施形態の信号処理装置は、連続波形信号から離散信号を生成する信号処理をアナログ信号処理によって行なうことも可能である。そのようなアナログ信号処理による信号処理装置の第2の実施形態を図4に示す。装置の各部がアナログ回路によって構成されるが、それらの機能及び動作は、対応する図1に示した各部と同様である。但し、出力回路9からは、アナログの出力信号が出力される。この場合の信号の組合せは、例えば、映像又は画像の走査の帰線期間にパラメータ m 信号を挿入することによって行なっても良い。なお、出力回路9に入力される離散信号と上記パラメータ m 信号を予めPCM符号器を用いて符号化してデジタル化することが可能である。その場合、出力回路9に図1に示したものが用いられ、デジタルの出力信号が出力される。

[0049] また、第1の実施形態において、クラス判定器8によって決定されたパラメータ m の内積演算器4が出力する内積演算値は、そのパラメータ m が入力信号のパラメータ m

と合致しているので、標本化回路2の標本値とほぼ一致する。従って、出力回路9に供給する標本値を上記内積演算値に代えることが可能である。その場合は、決定されたパラメータ m の内積演算値をクラス判定器8が出力するパラメータ m 信号を使って選択し、選択した内積演算値を出力回路9に供給する選択器が設けられる。そのような選択器を設けた第3の実施形態を図5に示す。図5において、10は、上記選択器である。このように、図5に示した信号処理装置から内積演算値の列からなる離散信号が出力される。また、上述のように、図1に示した信号処理装置から標本値の列からなる離散信号が出力される。この内積演算値及び標本値は、いずれも標本間隔毎に得られる離散値であり、従って、離散信号は、離散値列とすることができる。

[0050] 更に、第1の実施形態において、入力信号によっては、パラメータ m が急変する部分を含む場合がある。そのような入力信号を処理する場合、パラメータ m が急変するクラス切替点を判定する回路を信号処理装置に設けることが有効となる。パラメータ m の切替点を確実に確定することによって信号処理精度を高めることができる。

[0051] 図6に、図1の装置にクラス切替点判定器を付加した信号処理装置の第4の実施形態を示す。図6において、11は、減算器5からの $m=2, 3, \infty$ の誤差を予め設定した閾値と比較し、いずれの誤差も閾値を越え、かつ、その標本点の近傍でクラス判定器8からのパラメータ m 信号に変化がある場合にその標本点をクラス切替点と判定して切替点信号を出力するクラス切替点判定器である。出力回路9は、離散信号及びパラメータ m 信号に加えて切替点信号を入力し、これらを組合せてデジタルの出力信号とする。組合せは、例えば、離散信号をパケット化し、そのヘッダにパラメータ m 信号と切替点信号を搭載することによって行なわれる。切替点信号はその有無が示せれば良いので、例えば1ビットの符号で表される。なお、離散信号、パラメータ m 信号及び切替点信号は組合されず、それぞれが別に出力されても良い。クラス切替点判定器11と出力回路9以外の回路は図1に示したものと同一である。

[0052] 次に、第1〜第4の実施形態の信号処理装置の動作原理及び処理の流れを以下に理論的に説明する。説明では、パラメータ m は $m=2, 3, \infty$ に限定せず、一般化して複数あるとする。

<I> 未知信号に対してフルーエンシ信号空間における部分空間の最適なクラス決

定

信号が長さと位相を持ってフルーエンシ関数によって表されることから、以下のフルーエンシ信号空間が定義され、クラス未知の信号がそのフルーエンシ信号空間におけるどのクラスの部分信号空間に属しているかということが最初に明確化される。具体的には、標本化関数系と原信号との内積演算によって得られる値と入力信号(原信号)の標本値との誤差に基づいてその信号が属するクラスが特定される。

(1)フルーエンシ信号空間の定義

ここで取り扱う信号空間は、内積が式(1)

[0053] [数2]

$$\langle u, v \rangle_{L_2} \triangleq \int_{-\infty}^{\infty} u(t) \overline{v(t)} dt \quad \dots (1)$$

[0054] で定義された代表的なヒルベルト空間の式(2)

[0055] [数3]

$$L_2(R) \triangleq \left\{ u \mid \int_{-\infty}^{\infty} |u(t)|^2 dt < +\infty \right\} \quad \dots (2)$$

[0056] の部分空間としてのフルーエンシ信号空間 ${}^m S(\tau)$, ($m=1, 2, \dots, \infty$)とする。

[0057] フルーエンシ信号空間 ${}^m S(\tau)$ は式(3)

[0058] [数4]

$${}^m \phi(t) \triangleq \int_{-\infty}^{\infty} \left(\frac{\sin \pi f \tau}{\pi f \tau} \right)^m e^{j2\pi f t} df \quad \dots (3)$$

[0059] で定義される($m-2$)回のみ連続微分可能な($m-1$)次の区分的多項式からなる関数系(関数の集合)

[0060] [数5]

$$\{ {}^m \phi(t - k\tau) \}_{k=-\infty}^{\infty}$$

[0061] を基底とする信号空間として式(4)

[0062] [数6]

$${}^mS(\tau) \triangleq \left[{}^m\phi(t - k\tau) \right]_{k=-\infty}^{\infty} \cdots (4)$$

[0063] のように定義される。上述のように、 τ は連続信号から離散信号(標本値)を得る際の標本間隔を表す。また、時間軸上における各標本点を $t_k (=k\tau)$ として表すこととする。

[0064] フルーエンシ信号空間 ${}^mS(\tau)$ は、特にパラメータ m が1の場合はウォルシュ(Walsh)関数系からなる信号空間として、パラメータ m が2の場合は折れ線関数(ポリゴン)からなる信号空間として、そしてパラメータ m が無限大の極限においては無限回連続微分可能なSinc関数系(正則関数系)からなる帯域制限信号空間として類別される。このようなフルーエンシ信号空間の概念図を図7に示す。フルーエンシ信号空間 ${}^mS(\tau)$ の信号が連続微分可能性によって類別される。

(2) 標本化関数の意義

信号空間 ${}^mS(\tau)$ において、 ${}^mS(\tau)$ に属する任意の信号 $u(t)$ と ${}^mS(\tau)$ に属する標本化関数系との内積を取ると信号の標本値列

[0065] [数7]

$$\{u(t_k)\}_{k=-\infty}^{+\infty}$$

[0066] が得られる機能を有する。このような機能を持つ関数を標本化関数といい、これを

[0067] [数8]

$${}^m_{[AD]} \Psi(t)$$

[0068] と表すこととする。上記のことを式で表せば、それは以下の式(5)のように表される。

[0069] [数9]

$$\begin{aligned} \exists 1 \quad & {}^m_{[AD]} \Psi(t) \in {}^mS, \quad \forall u(t) \in {}^mS, \quad \forall k \in Z, \\ & \langle u(t), {}^m_{[AD]} \Psi(t - t_k) \rangle = u(t_k) \quad \cdots (5) \end{aligned}$$

[0070] 式(5)において、記号

[0071] [数10]

“ \exists ”

[0072] は唯一存在するという意味、

[0073] [数11]

“ \forall ”

[0074] は任意の元という意味、

[0075] [数12]

“ \mathbb{Z} ”

[0076] は整数全体の集合をそれぞれ表している。

(3) 標本化関数による未知の信号の属する部分信号空間のクラスの特

定
信号空間 ${}^m S(\tau)$ に属する信号を ${}^m u(t)$ と表すこととする。クラスが未知の信号 $u(t)$ がフルーエンシ信号空間 ${}^m S(\tau)$ のどのクラスの信号に属するかは、以下のようにして決定される。

[0077] 複数個の信号 ${}^1 u(t), {}^2 u(t), \dots, {}^l u(t), \dots, {}^\infty u(t)$ に対して、複数個の $m=1, 2, \dots, m_0, \dots, \infty$ の内の m_0 のフルーエンシ信号空間

[0078] [数13]

${}^{m_0} S(\tau)$

[0079] に属する標本化関数系

[0080] [数14]

${}_{[AD]}^{m_0} \psi(t-t_k)$

[0081] との内積を取れば、

(i) $l=m_0$ の場合は、式(6)

[0082] [数15]

$$\forall k \in \mathbb{Z}, \quad \langle l_u(t), {}_{[AD]}^{m_0} \Psi(t-t_k) \rangle = l_u(t_k) \quad \dots (6)$$

[0083] (ii) $l \neq m_0$ の場合は、式(7)

[0084] [数16]

$$\exists k \in \mathbb{Z}, \quad \langle l_u(t), {}_{[AD]}^{m_0} \Psi(t-t_k) \rangle \neq l_u(t_k) \quad \dots (7)$$

[0085] なる関係式が成り立つ m_0 が存在する。この関係を利用することにより、あるクラス未知の信号 $u(t)$ のクラスを

[0086] [数17]

$$m_0 S(\tau)$$

[0087] の元として特定することができる。

[0088] 上記の原理に基づくクラス判定の処理手順を図8を用いて以下に説明する。

[0089] 信号を入力して(ステップS1)、先ず m_0 を1個定め(ステップS2)、区間 $0 \sim (J-1)\tau$ 内の $t_k, t_{k+1}, \dots, t_{k+(J-2)}$ の標本点のそれぞれにおいて標本化関数

[0090] [数18]

$${}_{[AD]}^{m_0} \Psi(t-t_k)$$

[0091] 但し、 $k = k, k+1, \dots, k+(J-2)$

と入力信号 $u(t)$ との内積を区間 $0 \sim (J-1)\tau$ に亘って計算する(ステップS3)。この演算によって得られる値を式(8)で

[0092] [数19]

$$m_0 \hat{u}(t_k) = \langle u(t), {}_{[AD]}^{m_0} \Psi(t-t_k) \rangle \quad \dots (8)$$

[0093] と表し、これを内積演算値と呼ぶことにする。

[0094] 次に、ステップS3で得られたこの内積演算値の入力信号と標本値 $u(t_k)$ との差分の絶対値を計算する(ステップS4)。これを式(9)のように

[0095] [数20]

$$m_0 \varepsilon(t_k) = |u(t_k) - m_0 \hat{u}(t_k)| \quad \dots (9)$$

[0096] と表すことにする。ステップS2～S4の処理を m_0 を変えて(ステップS5)繰り返し、各 m_0 における差分を計算する。

[0097] 各 m_0 に対して、ステップ4で求めた差分の二乗和を計算する(ステップS6)。これを式(10)で

[0098] [数21]

$$E_{m_0} = \sum_{p=0}^{N-1} m_0 \varepsilon^2(t_{k+p}) \quad \dots (10)$$

[0099] と表すこととする。なお、この誤差演算は、信号の性質によっては差分の絶対値の算術和であっても良く、その場合には、式(11)に示す

[0100] [数22]

$$E_{m_0} = \sum_{p=0}^{N-1} m_0 \varepsilon(t_{k+p}) \quad \dots (11)$$

[0101] となる。或いは、誤差演算は、差分の絶対値の最大のものを選択する演算であっても良く、その場合は、式(12)に示す

[0102] [数23]

$$E_{m_0} = \max_{p=0}^{N-1} m_0 \varepsilon(t_{k+p}) \quad \dots (12)$$

[0103] となる。

[0104] 式(10)で求めた二乗和の内、最も少ない場合

[0105] [数24]

$$\min_{m_0} E_{m_0}$$

[0106] の m_0 を信号 $u(t)$ が属するクラスとして特定する(ステップ7)。

[0107] ここで図1に戻り、上記の理論に基づき構成される内積演算器4の例を図9を用いて説明する。内積は、 $t=t_k$ の標本点においては、入力信号と標本化関数との積を区間 $0 \sim (J-1)\tau$ に亘って積分することである。標本化関数の発生開始時点を原点に選ぶと、入力信号を $(J-1)\tau/2$ だけ遅延させることにより、遅延後の入力信号と標本化関数の時間を揃えることができる。続いて、標本化関数を τ だけ遅延させながら遅延後の入力信号との内積を演算することにより、 τ 間隔で $t_k, t_{k+1}, \dots, t_{k+(J-2)}$ の標本点のそれぞれの内積演算値

[0108] [数25]

$$m_0 \hat{u}(t_k)$$

[0109] 但し、 $k=k, k+1, \dots, k+(J-2)$

が得られる。次の標本点 $t_{k+(J-1)}$ からは再び標本化関数を発生開始させて同様の演算を行なうことになる。

[0110] 従って、パラメータ m の内積演算器4は、図9に示すように、入力信号 $u(t)$ を $(J-1)\tau/2$ だけ遅延させる遅延回路41と、標本化関数を τ だけ遅延させる $(J-2)$ 個の遅延回路42-1～遅延回路42- $(J-2)$ と、遅延後の入力信号と標本化関数の積を取る $(J-1)$ 個の乗算器43-0～乗算器43- $(J-2)$ と、乗算器43の出力信号の積分演算を行なう $(J-1)$ 個の積分器44-0～積分器44- $(J-2)$ と、積分器44の出力信号を $0 \sim (J-2)$ の順に切り替えて出力する切替器45とから構成される。

<II> クラス切替点の検出

ある一つの信号がクラスの異なる信号の繋がりによって表現されているとする。このような信号に対して、異なるクラスの信号の間の境界部分となる点(クラス切替点)を、標本化関数系と原信号(入力信号)との内積演算によって得られる内積演算値と入力信号の標本値との誤差に基づいて検出する。

(1) クラス切替点の定義とその分類

一つの信号上でのある点を基準に、その点の前後の領域においてクラスの異なる信号によって元々の信号が表現されている場合(Aという領域ではクラス m_A 、即ち

[0111] [数26]

$$m_A S$$

[0112] の信号として表現されており、またBという領域ではクラス m_B 、即ち

[0113] [数27]

$$m_B S$$

[0114] の信号として表現されている場合)、クラスの異なる信号によって繋がる境界部分となる点をクラス切替点と呼ぶことにし、それを $P(m_A, m_B)$ で表すこととする。クラス切替点の中で、特異点(微分不可能な点)であるような点を超特異点と呼ぶことにする。

[0115] クラス切替点 $P(m_A, m_B)$ は、その点における性質によって以下のように2つに分類される。

(i) 点 $P(m_A, m_B)$ において連続ではあるが微分は不可能であり、かつ $m_A \neq m_B$ である。図10に例示する、このようなクラス切替点が超特異点である。

(ii) 点 $P(m_A, m_B)$ において連続微分可能であり、かつ $m_A \neq m_B$ である。そのようなクラス切替点の例を図11に示す。

[0116] なお、点 $P(m_A, m_B)$ において m の変化はないが微分不可能であり、かつ $m_A = m_B \geq 3$ である場合が存在する。図12に例示するこのような点は、特異点と呼ばれるものであるが、クラス切替点ではない。また、未知の信号が $m=1$ クラス(階段)又は $m=2$ クラス(折れ線)のいずれか一方の信号として表現される場合、そこに含まれる不連続点及び、連続ではあるが微分不可能な点(折れ線のつなぎ目)は、本発明における検出の対象ではない。

(2) クラス切替点の検出

クラス切替点の検出について、図13(特に、超特異点の検出)を例にとって説明する。図13のように、信号 $u(t)$ はある区間(領域A)においては $m=2$ クラスの信号(ポリゴン:折れ線)として表現されているとする。一方、 $u(t)$ はまた $t=t_{sp}$ を境としてそれ以降の区間(領域B)においては $m=\infty$ クラスの信号として表現されているものとする。信号には、その他のクラスとして $m=3$ があるとする。このような場合、

(i) 領域Aにおいて、あるクラス m_0 の標本化関数

[0117] [数28]

$${}_{[AD]}^{m_0} \Psi(t)$$

[0118] と信号 $u(t)$ との内積によって得られる内積演算値と入力信号の標本値との誤差(領域Aに限定したものを

[0119] [数29]

$${}_{m_0} \varepsilon(A)$$

[0120] と表すことにする)を $m_0 = 2, 3, \infty$ について計算すれば、誤差 ${}_2 \varepsilon(A)$, ${}_3 \varepsilon(A)$, ${}_{\infty} \varepsilon(A)$ の内、 ${}_2 \varepsilon(A)$ が最小となる。

(ii) 領域Bにおいて、同様に ${}_2 \varepsilon(B)$, ${}_3 \varepsilon(B)$, ${}_{\infty} \varepsilon(B)$ を求めれば、この区間においては ${}_{\infty} \varepsilon(B)$ が最小となる。

(iii) クラスが切り替わる超特異点 $t = t_{sp}$ 近傍における誤差 ${}_2 \varepsilon(t_{sp})$, ${}_3 \varepsilon(t_{sp})$, ${}_{\infty} \varepsilon(t_{sp})$ を求めれば、 ${}_2 \varepsilon$, ${}_3 \varepsilon$, ${}_{\infty} \varepsilon$ のいずれも値が大きくなり、はっきりとクラスを特定することができなくなる。この情報を手がかりとしてクラス切替点の位置が特定される。

[0121] 上記の原理に基づくクラス判定の処理手順を図14を用いて以下に説明する。本説明では、上記したように、標本化関数が $m_0 = 2, 3, \infty$ クラスの場合を例として採り上げている。

[0122] 標本点 $t_k, t_{k+1}, \dots, t_{k+(J-2)}$ の各々において、入力信号 $u(t)$ と標本化関数

[0123] [数30]

$${}_{[AD]}^{m_0} \Psi(t)$$

[0124] との内積を計算し、内積演算値

[0125] [数31]

$${}_{m_0} \hat{u}(t_k)$$

[0126] 但し、 $k = k, k+1, \dots, k+(J-2)$

を求める。続いて、求めた内積演算値と入力信号の標本値 $u(t_k)$ との誤差

[0127] [数32]

$$m_0 \varepsilon(t_k)$$

[0128] を計算する(ステップS8)。ここまでは、図8のステップS1〜ステップS5において、 $m_0 = 2, 3, \infty$ としたときの処理と同じである。

[0129] 次に、各 m_0 に対応する誤差 ${}_2\varepsilon(t_k)$, ${}_3\varepsilon(t_k)$, ${}_\infty\varepsilon(t_k)$ を予め定めた閾値 ε_{th} と比較する(ステップS9)。全ての誤差が閾値 ε_{th} 以上の場合(ステップS10)、更に $t=t_k$ の前後K点の誤差を計算する(ステップS11)。 $k-K \leq n < k$ の範囲において、ある m_1 に対応する誤差

[0130] [数33]

$$m_1 \varepsilon(t_n)$$

[0131] が他のクラスのものよりも小さく、従って最小で、かつ、他の $k < n \leq k+K$ の範囲においては、ある $m_2 \neq m_1$ に対応する誤差

[0132] [数34]

$$m_2 \varepsilon(t_n)$$

[0133] が他のクラスのものよりも小さく、従って最小になっている場合(ステップS12)、 $t=t_k$ の点を超特異点として判定し、クラス切替点と判定する(ステップS13)。

[0134] また、ステップS10において、全ての誤差が閾値 ε_{th} 以上ではなく、少なくとも1つの誤差が閾値 ε_{th} 以下である場合は、ある点で最小の誤差を与えるパラメータ m_0 に変化が検出されれば(ステップS14)、その変化点をクラス切替点と判定する。パラメータ m_0 に変化が検出されなければ、クラス切替点はないと判定する(ステップS15)。更に、ステップS12において、最小の誤差を与えるパラメータ m_0 に変化がなく、 $m_2 = m_1$ である場合は、クラス切替点はないと判定する(ステップS15)。

[0135] 以上、第1〜第3の実施形態により、連続波形信号である入力信号から離散信号を

得る信号処理において、信号処理される入力信号の属するクラスが明確化され、離散信号(離散値列)と共に、クラスを表すパラメータ m 信号を取得することが可能となった。また、第4の実施形態により、入力信号に応じてクラス切替点を表す切替点信号を取得することが可能となった。

- [0136] そこで、離散信号から連続波形信号を生成する信号処理において、上記パラメータ m 信号を用いて同パラメータ m の逆標本化関数を選択すれば、上記離散信号の属するパラメータ m に合致したパラメータ m の逆標本化関数によって連続波形信号を生成することが可能になる。それにより、シャノンの標本化定理によって帯域制限されることのない高品質の連続波形信号を再生することが可能になる。
- [0137] 上記のように、フルーエンシ情報理論に基づいて連続波形信号から得た離散信号を入力し、逆標本化関数を用いて同離散信号から連続波形信号を生成する本発明の信号処理装置について以下に説明する。
- [0138] 図15に本発明の信号処理装置の第5の実施形態を示す。本実施形態の信号処理装置に入力する信号は、例えば図1に示した第1の実施形態の信号処理装置から出力されるデジタルの出力信号である。そして、離散信号から連続波形信号を得る信号処理がデジタル信号処理によって行なわれる。
- [0139] 信号処理に用いる逆標本化関数は、第1の実施形態の信号処理装置で用いられた上記の標本化関数と双直交を成す関数である。その関数の例を $m=2, 3$ についてそれぞれ図17及び図18に示す。 $m=2, 3$ の逆標本化関数は、有限の区間 $0 \sim (P-1)\tau$ で確定する関数であるので、畳込積分が標本点毎にこの範囲で行なわれる。なお、 $m=3$ では代表的には $P=5$ である。一方、 $m=\infty$ の逆標本化関数は、無限に振動が続く関数である。そこで、本装置では、同関数の区間を $m=2, 3$ の場合と同じ区間で打ち切ることとし、それによって発生する若干の誤差を許容することとした。なお、 $m=\infty$ の処理精度を上げるために、畳込積分の範囲を上記よりも広げることが可能である。
- [0140] 図15において、21は、パラメータ m に属する原信号の離散信号と上記パラメータ m を表すパラメータ m 信号が組合されたデジタル信号を入力し、それぞれを分離して出力する信号入力回路、22は、パラメータ m 毎の逆標本化関数を発生する逆標本化

関数発生器、23は、逆標本化関数発生器22が出力するパラメータ m 毎の逆標本化関数の中から上記離散信号が属するパラメータ m の逆標本化関数を選択する逆標本化関数選択器、24は、信号入力回路21からの離散信号と逆標本化関数選択器23が選択した逆標本化関数との畳込積分によって連続波形信号を得る畳込積分演算器、25は、畳込積分演算器24が出力する連続波形信号をアナログ信号として出力するPCM復号器(PCMDEC)である。逆標本化関数発生器22が出力する $m=2, 3, \infty$ の逆標本化関数は記憶装置のデータファイル(図示せず)に予め格納されており、関数選択の都度読み出される。

[0141] ここで、パラメータ m の逆標本化関数を

[0142] [数35]

$${}_{[DA]}^m \Psi(t)$$

[0143] と表すこととする。前述のように、逆標本化関数と標本化関数は、双直交を成すように相互に関係付けられる。特に、逆標本化関数は、対象とする標本点で値を持つが、その他の標本点で0になる特性を有している。

[0144] DA演算を行なう畳込積分は、式(13)

[0145] [数36]

$$\sum_{k=-\infty}^{k=\infty} u(t_k) {}_{[DA]}^m \Psi(t-t_k) \quad \cdots (13)$$

[0146] で表される。式(13)の演算により、原信号を再生した連続波形信号 $u(t)$ が得られる。

従って、標本点 t_k の標本値を $t=t_k$ から $(P-1)\tau$ の間保持し、その保持信号と $t=t_k$ から発生開始された逆標本化関数との積を取り、続いて標本間隔の時間 τ ずらしながらその演算を $(P-2)$ 回行ない、得られた積を順次累積加算する。そして、次の標本点 $t_{k+(P-1)}$ から再び同じ演算を行なってそれを繰り返すことにより、畳込積分の演算が行なわれ、連続波形信号 $u(t)$ が得られることになる。このような離散信号から連続波形信号を得る処理は、パラメータ m のDA関数(逆標本化関数)を用いて各離散値の間を滑らかに結び、連続信号を得る補間、加工処理と言うことができる。

[0147] このことから、図15の畳込積分演算器24は、例えば図16に示すように構成される。即ち、畳込積分演算器24は、逆標本化関数を τ だけ遅延させる(P-2)個の遅延回路51-1〜遅延回路51-(P-2)と、間隔 τ の標本点 $t_k, t_{k+1}, \dots, t_{k+(P-2)}$ の標本値をそれぞれ時間(P-1) τ の間保持する(P-1)個の保持回路52-0〜保持回路52-(P-2)と、保持回路52が出力する保持信号と逆標本化関数との積を取る(P-1)個の乗算器53-0〜乗算器53-(P-2)と、乗算器53の出力信号を出力順に累積加算する累積加算器54とから構成される。

[0148] 本実施形態の信号処理装置は、第1の実施形態の場合と同様に、各部のそれぞれにデジタル回路やメモリを用いて、ハードウェア構成とすることが可能であるが、プログラムによってコンピュータが実行するソフトウェア構成とすることも可能である。この場合、信号処理装置は、主に中央処理装置(CPU)と、演算途中のデータ等を一時記憶するメモリと、信号処理プログラムや標本化関数等を格納するファイル装置とから構成される。信号処理プログラムには、図15に示す各処理をコンピュータが実行する手順が示される。なお、信号処理プログラムは、CD-ROM(Compact Disc - Read Only Memory)等の記録媒体に格納し、独立したプログラムとすることが可能である。

[0149] 以上、本実施形態により、クラスに適合する逆標本化関数を用いて信号処理を行なうことが可能となるので、高品質の再生信号を得ることが可能となった。

[0150] なお、本実施形態の入力信号は、図5に示した第3の実施形態の信号処理装置から出力されるデジタルの出力信号であっても良い。同じ連続波形信号(再生信号)を得ることができる。

[0151] 次に、本実施形態では、PCM復号器25を出力側に配置したが、これを入力側に配置することが可能である。そのように構成した本発明の第6の実施形態を図19に示す。図19におけるPCM復号器26は、デジタルの離散信号をアナログの離散信号に変換する復号器である。また、図19における逆標本化関数22、逆標本化関数選択器23及び畳込積分演算器24は、機能は図15に示したものと同様であるが、いずれもアナログ回路によって構成される。

[0152] 続いて、アナログ信号を入力する本発明の第7の実施形態を図20に示す。入力信号は、例えば図4に示した第2の実施形態の信号処理装置から出力されるアナログ

の出力信号で、離散信号とパラメータ m 信号が組合されている。図20における信号入力回路27は、組合されている離散信号とパラメータ m 信号をそれぞれ分離する。逆標本化関数22、逆標本化関数選択器23及び畳込積分演算器24は、いずれも第6の実施形態の場合と同様アナログ回路によって構成される。

[0153] また、離散信号及びパラメータ m 信号に切替点信号を加えた信号を入力する本発明の第8の実施形態を図21に示す。入力信号は、例えば図6に示した第4の実施形態の信号処理装置から出力されるデジタルの出力信号である。図21における信号入力回路は、組合されている離散信号、パラメータ m 信号及び切替点信号をそれぞれ分離する。逆標本化関数選択器23は、選択の制御信号としてパラメータ m 信号及び切替点信号を用い、切替点信号が到来した時点でクラスを切り替え、切り替えるクラスのパラメータ m をパラメータ m 信号によって定める。それによって、逆標本化関数選択器23は、定めたパラメータ m の逆標本化関数を選択する。逆標本化関数22、畳込積分演算器24及びPCM復号器25は、第5の実施形態の場合と同じ物が用いられる。

[0154] なお、PCM復号器25を入力信号回路21と畳込積分演算器24の間に配置し、逆標本化関数22、逆標本化関数選択器23及び畳込積分演算器24をいずれも第6の実施形態の場合と同様のアナログ回路によって構成することが言うまでもなく可能である。

[0155] さて、第1、第3及び第4の実施形態(図1、図5、図6)の信号処理装置、並びに第2の実施形態(図4)で出力側にPCM符号器を設けた信号処理装置は、アナログの連続波形信号を入力してデジタルの離散信号(離散値列)を出力する。このことから、第1、第3及び第4の実施形態の信号処理装置は、AD変換装置とすることができる。同様に、第5、第6及び第8の実施形態の信号処理装置はデジタルの離散信号を入力してアナログの連続波形信号を出力するDA変換装置とすることができる。そして、両装置によってA-D変換/D-A変換系を構成するとき、両装置は直接に接続されて良く、或いは伝送系又は記録系を経て接続されても良い。伝送系又は記録系を経るとき、データ量を低減するための情報圧縮符号化や伝送路符号化が行なわれても構わない。この場合は、伝送系又は記録系を経た後で復号が行なわれ、しかる後D-

A変換が行なわれる。

- [0156] 伝送系が通信システムの場合、通信システムとして、例えば、インターネットや携帯電話網、ケーブルテレビ、或いは電波を用いる地上波放送や衛星放送がある。また、記録系では、記録媒体としてCD (Compact Disc) やDVD (Digital Versatile Disc) 等がある。これらの応用では、従来よりも高精細の映像を得ることが期待される。従って、再生品質が従来と同じで良ければ、通信システムの伝送帯域を狭くすることが可能になると共に、CDやDVDでは、収録時間を長くすることができる。
- [0157] A-D変換/D-A変換系が印刷システムに応用される場合、従来よりも格段に高精細の画像を得ることが可能になることから、画像の拡大、縮小に対して高品質を保つことが期待される、即ち高いスケーラビリティを得ることが期待される。
- [0158] 続いて、図22に本発明の信号処理装置の第9の実施形態を示す。本実施形態の信号処理装置は、フルーエンシ情報理論に基づき、標本化関数を用いてパラメータ m の変化点を判定し、当該変化点を示す変化点信号を出力する。本実施形態では、文字図形等による画像を対象とし、パラメータ m が $m=2, 3, \infty$ の3種類に設定される。なお、本発明は、勿論これら3種類に限定されるものではなく、例えば $m=1, 2, 3, \infty$ の4種類を選ぶ、或いは例えば $m=2$ のみとする等、対象に応じて種類が選択されることは言うまでもない。 $m=2$ のみは、図形が折れ線のみで構成される場合に相当する。
- [0159] 本実施形態は、輪郭線を表す近似関数を与えられていることを前提にしており、変化点を表す信号を出力する信号処理がデジタル信号処理によって行なわれる。入力信号は、輪郭線を小区間で区切って得られるデジタル連続波形信号である。更に、 $m=2, 3$ の標本化関数は、有限の区間 $0 \sim (J-1)\tau$ (標本点数が J 、長さが $(J-1)\tau$) で確定する関数であるので、内積も標本点毎にこの範囲で行なわれる。区間の中心を原点に取ったときの $m=2, 3$ の標本化関数の一例は、先に示したそれぞれ図2, 3であり、いずれも関数の区間は $J=13$ である。
- [0160] 一方、上述のように、 $m=\infty$ の標本化関数は、無限に振動が続く関数であり、同関数の区間が $m=2, 3$ の場合と同じ区間で打ち切られ、それによって発生する若干の誤差は許容される。なお、 $m=\infty$ の処理精度を上げるために、内積の範囲を上記より

も広げることが可能である。

- [0161] 図22において、2は、複数の小区間からなる区間毎に区切った各点を標本点とし、その標本間隔 τ で入力信号を標本化して、その標本点 $k\tau = t_k$ の標本値を出力する標本化回路、3は、上から順に $m=2, 3, \infty$ の標本化関数を発生する標本化関数発生器、4は、入力信号と標本化関数との内積を区間 $0 \sim (J-1)\tau$ で演算して内積演算値を出力する内積演算器、5は、標本化回路2が出力する標本値から内積演算器4が出力する内積演算値を減算してその差分を出力する減算器である。なお、標本化関数発生器3が出力する $m=2, 3, \infty$ の標本化関数はファイル装置(図示せず)に予め格納されており、内積演算の都度読み出される。また、1つの標本間隔を成す小区間の数は、入力信号が連続波形信号とみなされる程度の大きさの数となる。
- [0162] 次に、上記差分が予め定めた閾値と比較され、どのパラメータ m の差分も同閾値を越えたことが起こった場合にその点は変化点と判定される。図22において、12は、各パラメータ m の差分を上記閾値と比較して変化点を判定する変化点判定器である。変化点は、画像のXY座標における座標点、又は最初の標本点から勘定した標本点の順番 k で表される。
- [0163] 画像の再生は、この変化点の情報をを用いて行なわれる。なお、画像の性質によっては、再生の際にパラメータ m の情報を併用することが効果的となる場合がある。そのような場合のために、図22においてクラス判定器8が付加される。クラス判定即ちパラメータ m の決定は、上記差分に対する誤差演算後に行なわれる。誤差演算は、入力信号の性質に応じて差分の絶対値の二乗和又は算術和が用いられ、和演算が区間 $0 \sim (N-1)\tau$ の各標本点 $(t_k, t_{k+1}, \dots, t_{k+(N-2)})$ の誤差に対して行なわれる。誤差演算は、その他に、演算区間において最大の差分の絶対値を選択する演算としても良い。演算区間を表す N は、入力信号が静止画で処理がオフラインで行なわれる場合は、比較的大きい値が選ばれる。図22において、7は、区間 $0 \sim (N-1)\tau$ の各標本点の差分に対して上述の誤差演算を行なう誤差演算器である。また、同図において、13は、上記変化点を表す変化点信号とパラメータ m を表すパラメータ m 信号をデジタルの出力信号として出力する出力回路である。パラメータ m 信号は、 $m=2, 3, \infty$ の三者が区別できれば良いので、例えば2ビットの符号を用いて表される。

- [0164] 図22の各接続点での信号、即ち、内積演算器4に入力される入力信号、入力信号の標本値、内積演算によって得られる標本値、減算器5出力の誤差、及び誤差演算値は、第1の実施形態の場合と同じに表される。
- [0165] 本実施形態の信号処理装置は、各部のそれぞれにデジタル回路やメモリを用いて、ハードウェア構成とすることが可能であるが、プログラムによってコンピュータが実行するソフトウェア構成とすることも可能である。この場合、信号処理装置は、主に中央処理装置(CPU)と、演算途中のデータ等を一時記憶するメモリと、信号処理プログラムや標本化関数等を格納するファイル装置とから構成される。信号処理プログラムには、図22に示す各処理をコンピュータが実行する手順が示される。なお、信号処理プログラムは、CD-ROM(Compact Disc - Read Only Memory)等の記録媒体に格納し、独立したプログラムとすることが可能である。
- [0166] 次に、パラメータ m が1種類となる場合は、図22において、内積演算器4及び標本化関数発生器3はそれぞれ1個となり、誤差演算器7及びクラス判定器8が省略される。
- [0167] なお、本実施形態の入力信号がアナログ信号である場合は、アナログ入力信号は、一旦、上記小区間の間隔で標本化され、PCM符号化される。これとは別に、入力信号がアナログ信号である場合、変化点信号を得る信号処理をアナログ信号処理によって行なうことも可能である。その場合は、図22に示した装置の各部がアナログ回路によって構成される。
- [0168] 図23に本発明の信号処理装置の第10の実施形態を示す。本実施形態では、文字図形等による画像を対象とし、パラメータ m が $m=2, 3, \infty$ の3種類に設定される。なお、本発明は、勿論これら3種類に限定されるものではなく、例えば $m=1, 2, 3, \infty$ の4種類を選ぶ、或いは例えば $m=2$ のみとする等、対象に応じて種類が選択されることは言うまでもない。
- [0169] 本実施形態は、逆標本化関数を用いて画像を再生することを前提にしており、変化点を表す信号及びパラメータ m を表す信号並びに離散信号を出力する信号処理がデジタル信号処理によって行なわれる。入力信号は、輪郭線を小区間で区切って得られるデジタル連続波形信号である。更に、 $m=2, 3, \infty$ の標本化関数は、第9の実

施形態で用いたものと同じである。

- [0170] 図23において、2は、複数の小区間からなる区間毎に区切った各点を標本点とし、その標本間隔 τ で入力信号を標本化して、その標本点 $k\tau = t_k$ の標本値を出力する標本化回路、3は、上から順に $m=2, 3, \infty$ の標本化関数を発生する標本化関数発生器、4は、入力信号と標本化関数との内積を区間 $0 \sim (J-1)\tau$ で演算して内積演算値を出力する内積演算器、5は、標本化回路2が出力する標本値から内積演算器4が出力する内積演算値を減算してその差分を出力する減算器である。なお、標本化関数発生器3が出力する $m=2, 3, \infty$ の標本化関数はファイル装置(図示せず)に予め格納されており、内積演算の都度読み出される。また、1つの標本間隔を成す小区間の数は、入力信号が連続波形信号とみなされる程度の大きさの数となる。
- [0171] 次に、上記差分は誤差演算が行なわれてからパラメータ m 決定の比較が行なわれる。誤差演算は、入力信号の性質に応じて差分の絶対値の二乗和又は算術和が用いられ、和演算が区間 $0 \sim (N-1)\tau$ の各標本点 $(t_k, t_{k+1}, \dots, t_{k+(N-2)})$ の誤差に対して行なわれる。誤差演算は、その他に、演算区間において最大の差分の絶対値を選択する演算としても良い。演算区間を表す N は、入力信号が静止画で処理がオフラインで行なわれる場合は、比較的大きい値が選ばれる。
- [0172] 続いて、図23において、7は、区間 $0 \sim (N-1)\tau$ の各標本点の差分に対して上述の誤差演算を行なう誤差演算器、8は、比較器を有し、誤差演算器7からの $m=2, 3, \infty$ の誤差演算結果を比較して最小のものを検出し、そのパラメータ m を示すパラメータ m 信号を出力するクラス判定器である。また、6は、標本化回路2が出力する標本値に対する、誤差演算器7及びクラス判定器8の処理による時間遅れを調整するためのメモリである。
- [0173] 更に、図23において、11は、減算器5からの $m=2, 3, \infty$ の誤差を予め設定した閾値と比較し、いずれの誤差も閾値を越えた場合にその標本点を変化点と判定して変化点信号を出力する変化点判定器である。
- [0174] 次に、標本化回路2の標本値は標本間隔 τ 毎に出力されて標本値の列を成し、離散信号となる。図23において、9は、上記離散信号と上記パラメータ m 信号と上記変化点信号とを組合せてデジタルの出力信号とし、同信号を出力する出力回路である。

。組合せは、例えば、離散信号をパケット化し、そのヘッダにパラメータ m 信号及び切替点信号を搭載することによって行なわれる。パラメータ m 信号は、 $m=2, 3, \infty$ の三者が区別されれば良いので、例えば2ビットの符号を用いて表される。また、切替点信号はその有無が示せれば良いので、例えば1ビットの符号で表される。なお、離散信号と上記パラメータ m 信号と切替点信号は組合せられず、それぞれが別に出力されても良い。

[0175] 本実施形態の信号処理装置は、各部のそれぞれにデジタル回路やメモリを用いて、ハードウェア構成とすることが可能であるが、プログラムによってコンピュータが実行するソフトウェア構成とすることも可能である。この場合、信号処理装置は、主に中央処理装置(CPU)と、演算途中のデータ等を一時記憶するメモリと、信号処理プログラムや標本化関数等を格納するファイル装置とから構成される。信号処理プログラムには、図23に示す各処理をコンピュータが実行する手順が示される。なお、信号処理プログラムは、CD-ROM等の記録媒体に格納し、独立したプログラムとすることが可能である。

[0176] 次に、パラメータ m が1種類となる場合は、図23において、内積演算器4及び標本化関数発生器3はそれぞれ1個となり、誤差演算器7が省略され、クラス判定器8からは該当する固定のパラメータ m 信号が出力される。

[0177] 本実施形態の信号処理装置は、連続波形信号から離散信号を生成する信号処理をアナログ信号処理によって行なうことも可能である。そのようなアナログ信号処理による信号処理装置の構成を図24に示す。装置の各部がアナログ回路によって構成されるが、それらの機能及び動作は、対応する図23に示した各部と同様である。但し、出力回路9からは、アナログの出力信号が出力される。この場合の信号の組合せは、例えば、映像又は画像の走査の帰線期間にパラメータ m 信号を挿入することによって行なっても良い。なお、出力回路9に入力される離散信号と上記パラメータ m 信号を予めPCM符号器を用いて符号化してデジタル化することが可能である。その場合、出力回路9に図23に示したものが用いられ、デジタルの出力信号が出力される。

[0178] また、本実施形態において、クラス判定器8によって決定されたパラメータ m の内積演算器4が出力する内積演算値は、そのパラメータ m が入力信号のパラメータ m と合

致しているので、標本化回路2の標本値とほぼ一致する。従って、出力回路9に供給する標本値を上記内積演算値に代えることが可能である。その場合は、決定されたパラメータ m の内積演算値をクラス判定器8が出力するパラメータ m 信号を使って選択し、選択した内積演算値を出力回路9に供給する選択器が設けられる。そのような選択器を設けた信号処理装置の構成を図25に示す。図25において、10は、上記選択器である。このように、図25に示した信号処理装置から内積演算値の列からなる離散信号が出力される。また、上述のように、図23に示した信号処理装置から標本値の列からなる離散信号が出力される。この内積演算値及び標本値は、いずれも標本間隔毎に得られる離散値であり、従って、離散信号は、離散値列とすることができる。

[0179] 次に、第9及び第10の実施形態の信号処理装置の動作原理及び処理の流れである、

<I>未知信号に対してフルーエンシ信号空間における部分空間の最適なクラス決定

(1)フルーエンシ信号空間の定義

(2)標本化関数の意義

(3)標本化関数による未知の信号の属する部分信号空間のクラスの特定

に関しては、第1〜第4の実施形態の場合と同様であるので、説明を省略する。

[0180] ここで図22及び図23に戻り、上記の理論に基づき構成される内積演算器4の例が上述の図9に示されるので、説明を省略する。

<II>変化点の検出

上述したように、変化点は、クラス切替点と特異点を含んでいる。

(1)クラス切替点

ある一つの信号がクラスの異なる信号の繋がりによって表現されているとする。このような信号に対して、異なるクラスの信号の間の境界部分となる点(クラス切替点)が、標本化関数系と原信号(入力信号)との内積演算によって得られる内積演算値と入力信号の標本値との誤差に基づいて検出される。

[0181] 一つの信号上でのある点を基準に、その点の前後の領域においてクラスの異なる信号によって元々の信号が表現されている場合(Aという領域ではクラス m_A 、即ち

[0182] [数37]

$$m_{AS}$$

[0183] の信号として表現されており、またBという領域ではクラス m_B 、即ち

[0184] [数38]

$$m_{BS}$$

[0185] の信号として表現されている場合)、クラスの異なる信号によって領域が分けられる点をクラス切替点と呼ぶことにし、それを $P(m_A, m_B)$ で表すこととする。

[0186] クラス切替点 $P(m_A, m_B)$ は、その点における性質によって以下のように分類される。

(i) 点 $P(m_A, m_B)$ において連続ではあるが微分は不可能であり、かつ $m_A \neq m_B$ である。そのようなクラス切替点の例を図26に例示する。

(ii) 点 $P(m_A, m_B)$ において不連続であり、従って微分は不可能であり、かつ $m_A \neq m_B$ である。そのようなクラス切替点の例を図27に例示する。

(iii) 点 $P(m_A, m_B)$ において連続で微分可能であり、かつ $m_A \neq m_B$ である。そのようなクラス切替点の例を図28に示す。

(2) 特異点

微分不可能によって領域が領域A, Bに分けられる点を特異点と呼ぶことにする。

特異点は、その点における性質によって以下のように分類される。

(i) その点において連続ではあるが微分は不可能であり、かつ $m_A = m_B$ である。そのような特異点の例を図29に例示する。特に、例えば $m_A = m_B = 2$ の場合は、図30に示すように、折れ線の継ぎ目となる。

(ii) その点において不連続であり、従って微分は不可能であり、かつ $m_A = m_B$ である。そのような特異点の例を図31に例示する。

(iii) その点において連続又は不連続であって微分は不可能であり、かつ $m_A \neq m_B$ である。そのような特異点は、クラス切替点の(i)及び(ii)と同じである。クラス切替点の内で、このような特異点となる点を超特異点と呼ぶことにする。

(3) 変化点の検出

第9及び第10の実施形態で求まる標本値と内積演算値との差分は、上記のクラス

切替点と特異点を含む変化点の手前では、パラメータ m_A に対しては m が一致するため小さい値(ほぼ0)となり、その他のパラメータ m に対しては m が一致しないため、大きい値となる。変化点においては、微分不可能であるか又はパラメータ m が急変する境界になることから、差分はパラメータ m_A に対しても大きい値となる。従って、所定の閾値 ε_{th} を設けておき、全てのパラメータ m の差分が閾値 ε_{th} を越えた点を変化点として決定することができる。

[0187] このような変化点の検出について、図32を例にとつて説明する。図32のように、信号 $u(t)$ はある区間(領域A)においては $m=2$ クラスの信号(ポリゴン:折れ線)として表現されているとする。一方、 $u(t)$ はまた $t=t_{sp}$ を境としてそれ以降の区間(領域B)においては $m=\infty$ クラスの信号として表現されているものとする。信号には、その他のクラスとして $m=3$ があるとする。このような場合、

(i) 領域Aにおいて、あるクラス m_0 の標本化関数

[0188] [数39]

$${}_{m_0}^{AD} \Psi(t)$$

[0189] と信号 $u(t)$ との内積によって得られる内積演算値と入力信号の標本値との誤差(領域Aに限定したものを

[0190] [数40]

$${}_{m_0} \varepsilon(A)$$

[0191] と表すことにする)を $m_0=2, 3, \infty$ について計算すれば、誤差 ${}_2 \varepsilon(A)$, ${}_3 \varepsilon(A)$, ${}_{\infty} \varepsilon(A)$ の内、 ${}_2 \varepsilon(A)$ が最小となる。

(ii) 領域Bにおいて、同様に ${}_2 \varepsilon(B)$, ${}_3 \varepsilon(B)$, ${}_{\infty} \varepsilon(B)$ を求めれば、この区間においては ${}_{\infty} \varepsilon(B)$ が最小となる。

(iii) クラスが切り替わる超特異点 $t=t_{sp}$ 近傍における誤差 ${}_2 \varepsilon(t_{sp})$, ${}_3 \varepsilon(t_{sp})$, ${}_{\infty} \varepsilon(t_{sp})$ を求めれば、 ${}_2 \varepsilon$, ${}_3 \varepsilon$, ${}_{\infty} \varepsilon$ のいずれも値が大きくなり、はっきりとクラスを特定することができなくなる。この情報を手がかりとしてクラス切替点の位置が特定される。

[0192] 上記の原理に基づくクラス判定の処理手順を図33を用いて以下に説明する。本説明では、上記したように、標本化関数が $m_0=2, 3, \infty$ クラスの場合を例として採り上

げている。

[0193] 標本点 $t_k, t_{k+1}, \dots, t_{k+(J-2)}$ の各々において、入力信号 $u(t)$ と標本化関数

[0194] [数41]

$$m_0 \Psi(t)$$

[0195] との内積を計算し、内積演算値

[0196] [数42]

$$m_0 \hat{u}(t_k)$$

[0197] 但し、 $k = k, k+1, \dots, k+(J-2)$

を求める。続いて、求めた内積演算値と入力信号の標本値 $u(t_k)$ との誤差

[0198] [数43]

$$m_0 \varepsilon(t_k)$$

[0199] を計算する(ステップS8)。ここまでは、図8のステップS1〜ステップS5において、 $m_0 = 2, 3, \infty$ としたときの処理と同じである。

[0200] 次に、各 m_0 に対応する誤差 $\varepsilon_2(t_k), \varepsilon_3(t_k), \dots, \varepsilon_\infty(t_k)$ を予め定めた閾値 ε_{th} と比較する(ステップS9)。全ての誤差が閾値 ε_{th} 以上の場合(ステップS10)、 $t = t_k$ の点を変化点として判定する(ステップS11)。また、ステップS10において、全ての誤差が閾値 ε_{th} 以上ではなく、少なくとも1つの誤差が閾値 ε_{th} 以下である場合は、ステップS9に戻る。

[0201] 以上、第9及び第10の実施形態により、輪郭線の変化点が内積演算によって求められる。内積演算は積分動作を有しているため、従来の微分動作による変化点の検出と異なり、変化点の検出において雑音の影響が軽減され、高精度の変化点を確実に得ることが期待される。

[0202] 第10の実施形態においては、更に、連続波形信号である入力信号から離散信号を得る信号処理において、信号処理される入力信号の属するクラスが明確化され、離散信号と共に、クラスを表すパラメータ m 信号及び変化点を表す変化点信号を取得することが期待される。

- [0203] そこで、離散信号から連続波形信号を生成する信号処理において、上記パラメータ m 信号及び上記変化点信号を用いて同パラメータ m の逆標本化関数を選択すれば、上記離散信号の属するパラメータ m に合致したパラメータ m の逆標本化関数によって連続波形信号を生成することが可能になる。それにより、シャノンの標本化定理によって帯域制限されることのない高品質の連続波形信号を再生することが可能になる。
- [0204] このことを更に詳しく述べるために、離散信号から連続波形信号を生成する信号処理の装置について説明する。図34に同装置の構成を示す。本装置に入力する信号は、第9の実施形態の信号処理装置が出力するデジタルの出力信号である。そして、離散信号から連続波形信号を得る信号処理がデジタル信号処理によって行なわれる。
- [0205] この信号処理に用いる逆標本化関数は、第9の実施形態の信号処理装置で用いられた上記の標本化関数と双直交を成す関数である。 $m=2, 3$ の逆標本化関数は、有限の区間 $0 \sim (P-1)\tau$ で確定する関数であるので、畳込積分が標本点毎にこの範囲で行なわれる。なお、 $m=3$ の場合は代表的には $P=5$ である。一方、 $m=\infty$ の逆標本化関数は、無限に振動が続く関数である。そこで、本装置では、同関数の区間を $m=2, 3$ の場合と同じ区間で打ち切ることとし、それによって発生する若干の誤差を許容することとした。なお、 $m=\infty$ の処理精度を上げるために、畳込積分の範囲を上記よりも広げることが可能である。
- [0206] 図34において、21は、パラメータ m に属する原信号の離散信号と上記パラメータ m を表すパラメータ m 信号及び変化点信号が組合されたデジタル信号を入力し、それぞれを分離して出力する信号入力回路、22は、パラメータ m 毎の逆標本化関数を発生する逆標本化関数発生器、23は、逆標本化関数発生器22が出力するパラメータ m 毎の逆標本化関数の中から上記離散信号が属するパラメータ m の逆標本化関数をパラメータ m 信号及び変化点信号を用いて選択する逆標本化関数選択器、24は、信号入力回路21からの離散信号と逆標本化関数選択器23が選択した逆標本化関数との畳込積分によって連続波形信号を得る畳込積分演算器、25は、畳込積分演算器24が出力する連続波形信号をアナログ信号として出力するPCM復号器(PC

MDEC)である。逆標本化関数発生器22が出力する $m=2, 3, \infty$ の逆標本化関数は記憶装置のデータファイル(図示せず)に予め格納されており、関数選択の都度読み出される。

[0207] なお、図34の信号処理装置の出力信号を入力する装置(例えば、プリンタ)がデジタル入力である場合は、PCM復号器25が不要となる。そのようにPCM復号器25を省略してデジタルの連続波形信号を出力するようにした装置の構成を図35に示す。

[0208] ここで、パラメータ m の逆標本化関数は、上述のように

[0209] [数44]

$${}^m_{[DA]} \Psi(t)$$

[0210] と表される。また、上述のように、逆標本化関数と標本化関数は、双直交を成すように相互に関係付けられる。特に、逆標本化関数は、対象とする標本点で値を持つが、その他の標本点で0になる特性を有している。

[0211] DA演算を行なう畳込積分は、上記の式(13)で表される。式(13)の演算により、原信号を再生した連続波形信号 $u(t)$ が得られる。従って、標本点 t_k の標本値を $t=t_k$ から $(P-1)\tau$ の間保持し、その保持信号と $t=t_k$ から発生開始された逆標本化関数との積を取り、続いて標本間隔の時間 τ ずらしながらその演算を $(P-2)$ 回行ない、得られた積を順次累積加算する。そして、次の標本点 $t_{k+(P-1)}$ から再び同じ演算を行なってそれを繰り返すことにより、畳込積分の演算が行なわれ、連続波形信号 $u(t)$ が得られることになる。上述のように、このような離散信号から連続波形信号を得る処理は、パラメータ m のDA関数(逆標本化関数)を用いて各離散値の間を滑らかに結び、連続信号を得る補間、加工処理とすることができる。

[0212] このことから、図34の畳込積分演算器24は、例えば図16に示すように構成される。即ち、畳込積分演算器24は、逆標本化関数を τ だけ遅延させる $(P-2)$ 個の遅延回路51-1〜遅延回路51-($P-2$)と、間隔 τ の標本点 $t_k, t_{k+1}, \dots, t_{k+(P-2)}$ の標本値をそれぞれ時間 $(P-1)\tau$ の間保持する $(P-1)$ 個の保持回路52-0〜保持回路52-($P-2$)と、保持回路52が出力する保持信号と逆標本化関数との積を取る $(P-1)$ 個の乗算器53-0〜乗算器53-($P-2$)と、乗算器53の出力信号を出力順に累積加算する累積加算器54とから構成される。

- [0213] 以上により、クラスに適合する逆標本化関数を用いて信号処理を行なうことが可能となるので、高品質の再生信号を得ることが可能となる。
- [0214] さて、第10の実施形態の図23及び図25の信号処理装置、並びに図24で出力側にPCM符号器を設けた信号処理装置は、アナログの連続波形信号を入力してデジタルの離散信号(離散値列)を出力する。このことから、上記信号処理装置は、AD変換装置とすることができる。同様のことから、図34及び図35の信号処理装置はDA変換装置とすることができる。そして、両装置によってA-D変換/D-A変換系を構成するとき、両装置は直接に接続されて良く、或いは伝送系又は記録系を経て接続されても良い。伝送系又は記録系を経るとき、データ量を低減するための情報圧縮符号化や伝送路符号化が行なわれても構わない。この場合は、伝送系又は記録系を経た後で復号が行なわれ、しかる後D-A変換が行なわれる。
- [0215] 伝送系が通信システムの場合、通信システムとして、例えば、インターネットや携帯電話網、ケーブルテレビ、或いは電波を用いる地上波放送や衛星放送がある。また、記録系では、記録媒体としてCD(Compact Disc)やDVD(Digital Versatile Disc)等がある。これらの応用では、従来よりも高精細の画像を得ることが期待される。
- [0216] A-D変換/D-A変換系がプリンタやプロッタ、その他の装置を用いた看板製作や印刷システム等に応用される場合、従来よりも高精細の画像を得ることが可能になることから、画像の拡大、縮小に対して高品質を保つことが期待される、即ち高いスケラビリティを得ることが期待される。

産業上の利用可能性

- [0217] 本発明は、画像、映像、データ、音声等を扱う情報産業の全般、即ち通信、放送、記録媒体、インターネット、コンピュータ、印刷、出版、広告等に広く応用可能である。

図面の簡単な説明

- [0218] [図1]本発明に係る信号処理装置の第1の実施形態を説明するための構成図。
[図2] $m=2$ の標本化関数の例を説明するための曲線図。
[図3] $m=3$ の標本化関数の例を説明するための曲線図。
[図4]本発明の第2の実施形態を説明するための構成図。
[図5]本発明の第3の実施形態を説明するための構成図。

- [図6]本発明の第4の実施形態を説明するための構成図。
- [図7]連続微分可能性による信号の類別を説明するための図。
- [図8]信号の属するクラスを特定する処理を説明するためのフローチャート。
- [図9]図1の内積演算器を説明するための構成図。
- [図10]クラス切替点を説明するための第1の図。
- [図11]クラス切替点を説明するための第2の図。
- [図12]クラス切替点を説明するための第3の図。
- [図13]クラス切替点を説明するための第4の図。
- [図14]クラス切替点を検出する処理を説明するためのフローチャート。
- [図15]本発明の第5の実施形態を説明するための構成図。
- [図16]畳込積分演算器の例を説明するための構成図。
- [図17] $m=2$ の標本化関数の例を説明するための曲線図。
- [図18] $m=3$ の標本化関数の例を説明するための曲線図。
- [図19]本発明の第6の実施形態を説明するための構成図。
- [図20]本発明の第7の実施形態を説明するための構成図。
- [図21]本発明の第8の実施形態を説明するための構成図。
- [図22]本発明の第9の実施形態を説明するための構成図。
- [図23]本発明の第10の実施形態を説明するための構成図。
- [図24]本発明の第10の実施形態を説明するための別の構成図。
- [図25]本発明の第10の実施形態を説明するための更に別の構成図。
- [図26]クラス切替点を説明するための第1の図。
- [図27]クラス切替点を説明するための第2の図。
- [図28]クラス切替点を説明するための第3の図。
- [図29]特異点を説明するための第1の図。
- [図30]特異点を説明するための第2の図。
- [図31]特異点を説明するための第3の図。
- [図32]変化点の検出を説明するための図。
- [図33]変化点を検出する処理を説明するためのフローチャート。

[図34]離散信号から連続波形信号を得る信号処理装置の例を説明するための構成図。

[図35]離散信号から連続波形信号を得る別の信号処理装置の例を説明するための構成図。

符号の説明

- [0219] 1…PCM符号器、2…標本化回路、3…標本化関数発生器、4…内積演算器、5…減算器、6…メモリ、7…誤差演算器、8…クラス判定器、9…出力回路、10…選択器、11…クラス切替点判定器、21…信号入力回路、22…逆標本化関数発生器、23…逆標本化関数選択器、24…畳込積分演算器、25…PCM復号器。

請求の範囲

- [1] 入力信号を標本化して標本値の列からなる離散信号を出力する標本化回路と、相互に異なるパラメータ m の標本化関数を発生する複数の関数発生器と、上記入力信号と上記標本化関数の各々との内積演算を行なって内積演算値を出力するパラメータ m 毎の複数の内積演算器と、
- 上記標本値と上記複数の内積演算器が出力する内積演算値との差分からなる複数の誤差の内、最小の誤差を与えるパラメータ m を判定し、そのパラメータ m 信号を出力する判定器とを具備し、
- 上記標本値の列からなる離散信号と上記パラメータ m 信号とを出力することを特徴とする信号処理装置。
- [2] 上記パラメータ m が $m=2, 3, \infty$ の3種類から成ることを特徴とする請求項1に記載の信号処理装置。
- [3] 上記パラメータ m が $m=1, 2, 3, \infty$ の4種類から成ることを特徴とする請求項1に記載の信号処理装置。
- [4] 上記複数の誤差は、予め定めた区間の中の標本点における誤差の二乗和であることを特徴とする請求項1に記載の信号処理装置。
- [5] 上記複数の誤差は、予め定めた区間の中の標本点における誤差の絶対値の和であることを特徴とする請求項1に記載の信号処理装置。
- [6] 上記複数の誤差は、予め定めた区間の中の標本点における誤差の絶対値の内、最大の誤差の絶対値であることを特徴とする請求項1に記載の信号処理装置。
- [7] 上記離散信号と上記パラメータ m 信号とが組合されて1つの信号を成していることを特徴とする請求項1に記載の信号処理装置。
- [8] 上記内積演算器は、上記標本化関数が定義される区間の中の標本点毎に上記入力信号と上記標本化関数との積演算を行なう複数の乗算器と、上記複数の乗算器の出力信号を積分する複数の積分器と、上記複数の積分器の出力信号を標本点の順に切り替えて上記内積演算値を出力する切替器とを有していることを特徴とする請求項1に記載の信号処理装置。
- [9] 上記入力信号がアナログ信号であり、上記離散信号及びパラメータ m 信号がデジ

タル信号であり、上記信号処理装置が上記アナログ信号を入力して上記デジタル信号を出力するAD変換装置であることを特徴とする請求項1に記載の信号処理装置。

- [10] 入力信号を標本化して標本値を出力する標本化回路と、
相互に異なるパラメータ m の標本化関数を発生する複数の関数発生器と、
上記入力信号と上記標本化関数の各々との内積演算を行なって内積演算値を出力するパラメータ m 毎の複数の内積演算器と、
上記標本値と上記複数の内積演算器が出力する内積演算値との差分からなる複数の誤差の内、最小の誤差を与えるパラメータ m を判定し、そのパラメータ m 信号を出力する判定器とを具備し、
上記最小の誤差を与えるパラメータ m の内積演算器が出力する内積演算値の列からなる離散信号と上記パラメータ m 信号とを出力することを特徴とする信号処理装置。
- [11] 入力信号を標本化して標本値の列からなる離散信号を出力する標本化回路と、
相互に異なるパラメータ m の標本化関数を発生する複数の関数発生器と、
上記入力信号と上記標本化関数の各々との内積演算を行なって内積演算値を出力するパラメータ m 毎の複数の内積演算器と、
上記標本値と上記複数の内積演算器が出力する内積演算値との差分からなる複数の誤差の内、最小の誤差を与えるパラメータ m を判定し、そのパラメータ m 信号を出力するクラス判定器と、
どのパラメータ m に対しても誤差が閾値を超える点があり、かつその点の近傍でパラメータ m の変化がある場合、その点をクラス切替点と判定し、そのクラス切替点を示す切替点信号を出力する切替点判定器とを具備し、
上記標本値の列からなる離散信号と上記パラメータ m 信号と上記切替点信号とを出力することを特徴とする信号処理装置。
- [12] 入力信号を標本化して標本値を示す信号を出力し、
上記入力信号のフルーエンシ信号空間におけるパラメータ m を判定し、
上記標本値を示す信号と上記パラメータ m を示す信号とを合わせ出力することを特徴とする信号処理装置。

- [13] 入力信号を標本化して標本値を得て、
上記入力信号のフルーエンシ信号空間におけるパラメータ m を判定し、
上記標本値と上記パラメータ m の標本化関数の内積演算値を示す信号を得て、
上記内積演算値を示す信号と上記パラメータ m を示す信号とを合わせ出力すること
を特徴とする信号処理装置。
- [14] 入力信号を標本化して標本値の列からなる離散信号を出力するステップと、
相互に異なるパラメータ m の複数の標本化関数を発生するステップと、
上記入力信号と上記複数の標本化関数の各々との内積演算を行なって内積演算
値をパラメータ m 毎に出力するステップと、
上記標本値と上記内積演算値との差分からなる複数の誤差の内、最小の誤差を与
えるパラメータ m を判定してそのパラメータ m 信号を出力するステップと、
上記標本値の列からなる離散信号と上記パラメータ m 信号とを出力するステップと
を具備することを特徴とする信号処理方法。
- [15] 入力信号を標本化して標本値を出力するステップと、
相互に異なるパラメータ m の複数の標本化関数を発生するステップと、
上記入力信号と上記複数の標本化関数の各々との内積演算を行なって内積演算
値をパラメータ m 毎に出力するステップと、
上記標本値と上記内積演算値との差分からなる複数の誤差の内、最小の誤差を与
えるパラメータ m を判定してそのパラメータ m 信号を出力するステップと、
上記最小の誤差を与えるパラメータ m の内積演算値の列からなる離散信号と上記
パラメータ m 信号とを出力するステップとを具備することを特徴とする信号処理方法。
- [16] 入力信号を標本化して標本値の列からなる離散信号を出力するステップと、
相互に異なるパラメータ m の複数の標本化関数を発生するステップと、
上記入力信号と上記複数の標本化関数の各々との内積演算を行なって内積演算
値をパラメータ m 毎に出力するステップと、
上記標本値と上記内積演算値との差分からなる複数の誤差の内、最小の誤差を与
えるパラメータ m を判定してそのパラメータ m 信号を出力するステップと、
どのパラメータ m に対しても誤差が閾値を超える点があり、かつその点の近傍でパ

ラメータ m の変化がある場合、その点をクラス切替点と判定してそのクラス切替点を示す切替点信号を出力するステップと、

上記標本値の列からなる離散信号と上記パラメータ m 信号と上記切替点信号とを出力するステップと具備することを特徴とする信号処理方法。

- [17] 入力信号を標本化して標本値を示す信号を出力するステップと、
上記入力信号のフルーエンシ信号空間におけるパラメータ m を判定するステップと、
上記標本値を示す信号と上記パラメータ m を示す信号とを合わせ出力するステップとを具備することを特徴とする信号処理方法。

- [18] 入力信号を標本化して標本値を得るステップと、
上記入力信号のフルーエンシ信号空間におけるパラメータ m を判定するステップと、
上記標本値と上記パラメータ m の標本化関数の内積演算値を示す信号を得るステップと、
上記内積演算値を示す信号と上記パラメータ m を示す信号とを合わせ出力すること
を特徴とする信号処理方法。

- [19] コンピュータに、
入力信号を標本化して標本値の列からなる離散信号を出力するステップと、
相互に異なるパラメータ m の複数の標本化関数を発生するステップと、
上記入力信号と上記複数の標本化関数の各々との内積演算を行なって内積演算
値をパラメータ m 毎に出力するステップと、
上記標本値と上記内積演算値との差分からなる複数の誤差の内、最小の誤差を与
えるパラメータ m を判定してそのパラメータ m 信号を出力するステップと、
上記標本値の列からなる離散信号と上記パラメータ m 信号とを出力するステップと
を実行させることを特徴とする信号処理プログラム。

- [20] コンピュータに、
入力信号を標本化して標本値を示す信号を出力するステップと、
上記入力信号のフルーエンシ信号空間におけるパラメータ m を判定するステップと

上記標本値を示す信号と上記パラメータ m を示す信号とを合わせ出力するステップとを実行させることを特徴とする信号処理プログラム。

- [21] コンピュータによって入力信号を処理するための信号処理プログラムを記録した記録媒体であって、上記信号処理プログラムはコンピュータに、
- 入力信号を標本化して標本値の列からなる離散信号を出力させ、
- 相互に異なるパラメータ m の複数の標本化関数を発生させ、
- 上記入力信号と上記複数の標本化関数の各々との内積演算を行なって内積演算値をパラメータ m 毎に出力させ、
- 上記標本値と上記内積演算値との差分からなる複数の誤差の内、最小の誤差を与えるパラメータ m を判定してそのパラメータ m 信号を出力させ、
- 上記標本値の列からなる離散信号と上記パラメータ m 信号とを出力させることを特徴とする信号処理プログラムを記録した記録媒体。
- [22] コンピュータによって入力信号を処理するための信号処理プログラムを記録した記録媒体であって、上記信号処理プログラムはコンピュータに、
- 入力信号を標本化して標本値を示す信号を出力させ、
- 上記入力信号のフルーエンシ信号空間におけるパラメータ m を判定させ、
- 上記標本値を示す信号と上記パラメータ m を示す信号とを合わせ出力させることを特徴とする信号処理プログラムを記録した記録媒体。
- [23] 相互に異なるパラメータ m の逆標本化関数を発生する複数の関数発生器と、
- 上記パラメータ m の内のパラメータ m_0 に属する原信号の離散信号と上記パラメータ m_0 を示すパラメータ m 信号とを含む入力信号の内の上記パラメータ m 信号を用いて、上記逆標本化関数の中から上記パラメータ m_0 の逆標本化関数を選択する関数選択器と、
- 上記離散信号と選択された上記パラメータ m_0 の逆標本化関数との畳込積分によって連続波形信号を得る畳込積分演算器とを具備することを特徴とする信号処理装置。
- [24] 上記パラメータ m が $m=2, 3, \infty$ の3種類から成ることを特徴とする請求項23に記

載の信号処理装置。

- [25] 上記パラメータ m が $m=1, 2, 3, \infty$ の4種類から成ることを特徴とする請求項23に記載の信号処理装置。
- [26] 上記畳込積分演算器は、上記逆標本化関数が定義される区間の中の標本点毎に、上記離散信号を上記区間の間保持した保持信号と上記逆標本化関数との積演算を行なう複数の乗算器と、上記乗算器の出力信号を標本点の順に累積加算する累積加算器とを有していることを特徴とする請求項23に記載の信号処理装置。
- [27] 上記入力信号がデジタル信号であり、上記連続波形信号がアナログ信号であり、上記信号処理装置が上記デジタル信号を入力して上記アナログ信号を出力するDA変換装置であることを特徴とする請求項23に記載の信号処理装置。
- [28] 相互に異なるパラメータ m の逆標本化関数を発生する複数の関数発生器と、
上記パラメータ m の内のパラメータ m_0 に属する原信号の離散信号と上記パラメータ m_0 を示すパラメータ m 信号とクラス切替点を示す切替点信号とを含む入力信号の内の上記パラメータ m 信号及び切替点信号を用いて、上記逆標本化関数の中から上記パラメータ m_0 の逆標本化関数を選択する関数選択器と、
上記離散信号と選択された上記パラメータ m_0 の逆標本化関数との畳込積分によって連続波形信号を得る畳込積分演算器とを具備することを特徴とする信号処理装置。
- [29] 原信号を標本化して出力される標本値を示す第1の信号と、上記原信号のフルーエンシ信号空間におけるパラメータ m を示す第2の信号とを入力し、
上記第2の信号によって選択された上記パラメータ m の逆標本化関数を用いて上記第1の信号から連続波形信号を得ることを特徴とする信号処理装置。
- [30] 原信号のフルーエンシ信号空間におけるパラメータ m を示す第1の信号と、上記原信号を標本化することによって得た標本値と上記パラメータ m の標本化関数の内積演算値を示す第2の信号とを入力し、
上記第1の信号によって選択された上記パラメータ m の逆標本化関数を用いて上記第2の信号から連続波形信号を得ることを特徴とする信号処理装置。
- [31] 相互に異なるパラメータ m の複数の逆標本化関数を発生するステップと、

上記パラメータ m の内のパラメータ m_0 に属する原信号の離散信号と上記パラメータ m_0 を示すパラメータ m 信号とを含む入力信号を入力するステップと、

上記入力信号の内の上記パラメータ m 信号を用いて、上記複数の逆標本化関数の中から上記パラメータ m_0 の逆標本化関数を選択するステップと、

上記離散信号と選択された上記パラメータ m_0 の逆標本化関数との畳込積分によって連続波形信号を得るステップとを具備することを特徴とする信号処理方法。

[32] 相互に異なるパラメータ m の複数の逆標本化関数を発生するステップと、

上記パラメータ m の内のパラメータ m_0 に属する原信号の離散信号と上記パラメータ m_0 を示すパラメータ m 信号とクラス切替点を示す切替点信号とを含む入力信号を入力するステップと、

上記入力信号の内の上記パラメータ m 信号及び切替点信号を用いて、上記複数の逆標本化関数の中から上記パラメータ m_0 の逆標本化関数を選択するステップと、

上記離散信号と選択された上記パラメータ m_0 の逆標本化関数との畳込積分によって連続波形信号を得るステップとを具備することを特徴とする信号処理方法。

[33] 原信号を標本化して出力される標本値を示す第1の信号と、上記原信号のフルーエンシ信号空間におけるパラメータ m を示す第2の信号とを入力するステップと、

上記第2の信号によって選択された上記パラメータ m の逆標本化関数を用いて上記第1の信号から連続波形信号を得るステップとを具備することを特徴とする信号処理方法。

[34] 原信号のフルーエンシ信号空間におけるパラメータ m を示す第1の信号と、上記原信号を標本化することによって得た標本値と上記パラメータ m の標本化関数の内積演算値を示す第2の信号とを入力するステップと、

上記第1の信号によって選択された上記パラメータ m の逆標本化関数を用いて上記第2の信号から連続波形信号を得るステップとを具備することを特徴とする信号処理方法。

[35] コンピュータに、

相互に異なるパラメータ m の複数の逆標本化関数を発生するステップと、

上記パラメータ m の内のパラメータ m_0 に属する原信号の離散信号と上記パラメータ

m_0 を示すパラメータ m 信号とを含む入力信号を入力するステップと、

上記入力信号の内の上記パラメータ m 信号を用いて、上記複数の逆標本化関数の中から上記パラメータ m_0 の逆標本化関数を選択するステップと、

上記離散信号と選択された上記パラメータ m_0 の逆標本化関数との畳込積分によって連続波形信号を得るステップとを実行させることを特徴とする信号処理プログラム。

[36] コンピュータに、

原信号を標本化して出力される標本値を示す第1の信号と、上記原信号のフルレンジ信号空間におけるパラメータ m を示す第2の信号とを入力するステップと、

上記第2の信号によって選択された上記パラメータ m の逆標本化関数を用いて上記第1の信号から連続波形信号を得るステップとを実行させることを特徴とする信号処理プログラム。

[37] コンピュータに、

相互に異なるパラメータ m の複数の逆標本化関数を発生するステップと、

上記パラメータ m の内のパラメータ m_0 に属する原信号の離散信号と上記パラメータ m_0 を示すパラメータ m 信号とを含む入力信号を入力するステップと、

上記入力信号の内の上記パラメータ m 信号を用いて、上記複数の逆標本化関数の中から上記パラメータ m_0 の逆標本化関数を選択するステップと、

上記離散信号と選択された上記パラメータ m_0 の逆標本化関数との畳込積分によって連続波形信号を得るステップとを実行させる信号処理プログラムを記録していることを特徴とする記録媒体。

[38] コンピュータに、

原信号を標本化して出力される標本値を示す第1の信号と、上記原信号のフルレンジ信号空間におけるパラメータ m を示す第2の信号とを入力するステップと、

上記第2の信号によって選択された上記パラメータ m の逆標本化関数を用いて上記第1の信号から連続波形信号を得るステップとを実行させる信号処理プログラムを記録していることを特徴とする記録媒体。

[39] 入力信号を標本化して標本値を得る標本化回路と、

相互に異なるパラメータ m の標本化関数を発生する複数の関数発生器と、

上記入力信号と上記標本化関数の各々との内積演算を行なって内積演算値を出力するパラメータ m 毎の複数の内積演算器とを具備し、

上記標本値と上記複数の内積演算器が出力する内積演算値との差分がどのパラメータ m に対しても所定の閾値を超える点がある場合、その点を変化点と判定し、当該変化点を示す変化点信号を出力することを特徴とする信号処理装置。

[40] 上記パラメータ m が $m=2, 3, \infty$ の3種類から成ることを特徴とする請求項39に記載の信号処理装置。

[41] 上記パラメータ m が $m=1, 2, 3, \infty$ の4種類から成ることを特徴とする請求項39に記載の信号処理装置。

[42] 上記内積演算器は、上記標本化関数が定義される区間の中での標本点毎に上記入力信号と上記標本化関数との積演算を行なう複数の乗算器と、上記複数の乗算器の出力信号を積分する複数の積分器と、上記複数の積分器の出力信号を標本点の順に切り替えて上記内積演算値を出力する切替器とを有していることを特徴とする請求項39に記載の信号処理装置。

[43] 入力信号を標本化して標本値を得る標本化回路と、
パラメータ m の標本化関数を発生する関数発生器と、

上記入力信号と上記標本化関数との内積演算を行なって内積演算値を出力する内積演算器とを具備し、

上記標本値と上記内積演算器が出力する内積演算値との差分が所定の閾値を超える点を変化点と判定し、当該変化点を示す変化点信号を出力することを特徴とする信号処理装置。

[44] 入力信号を標本化して標本値の列からなる離散信号を出力する標本化回路と、
相互に異なるパラメータ m の標本化関数を発生する複数の関数発生器と、

上記入力信号と上記標本化関数の各々との内積演算を行なって内積演算値を出力するパラメータ m 毎の複数の内積演算器と、

上記標本値と上記複数の内積演算器が出力する内積演算値との差分からなる複数の誤差の内、最小の誤差を与えるパラメータ m を判定し、そのパラメータ m 信号を出力するクラス判定器と、

どのパラメータ m に対しても上記差分が所定の閾値を超える点がある場合、その点を変化点と判定し、当該変化点を示す変化点信号を出力する変化点判定器とを具備し、

上記離散信号と上記パラメータ m 信号と上記変化点信号とを合わせ出力することを特徴とする信号処理装置。

- [45] 入力信号を標本化して標本値を得、
上記入力信号に対応する標本化関数と上記入力信号との内積演算の値と上記標本値との差分から上記入力信号の変化点を検出することを特徴とする信号処理装置。

- [46] 入力信号を標本化して標本値を示す信号を出力し、
上記入力信号のフルーエンシ信号空間におけるパラメータ m を判定し、
標本化関数と上記入力信号との内積演算の値と上記標本値との差分がどのパラメータ m に対しても所定の閾値を超える点がある場合、その点を変化点と判定し、
上記標本値を示す第1の信号と上記パラメータ m を示す第2の信号と上記変化点を示す第3の信号とを合わせ出力することを特徴とする信号処理装置。

- [47] 入力信号を標本化して標本値を得るステップと、
相互に異なるパラメータ m の複数の標本化関数を発生するステップと、
上記入力信号と上記複数の標本化関数の各々との内積演算を行なって複数の内積演算値を出力するステップと、
上記標本値と上記複数の内積演算値との差分がどのパラメータ m に対しても所定の閾値を超える点がある場合、その点を変化点と判定し、当該変化点を示す変化点信号を出力するステップとを具備することを特徴とする信号処理方法。

- [48] 入力信号を標本化して標本値を得るステップと、
パラメータ m の標本化関数を発生するステップと、
上記入力信号と上記標本化関数との内積演算を行なって内積演算値を出力するステップと、
上記標本値と上記内積演算値との差分が所定の閾値を超える点を変化点と判定し、当該変化点を示す変化点信号を出力するステップとを具備することを特徴とする信

号処理方法。

- [49] 入力信号を標本化して標本値の列からなる離散信号を出力するステップと、
相互に異なるパラメータ m の複数の標本化関数を発生するステップと、
上記入力信号と上記複数の標本化関数の各々との内積演算を行なって複数の内積演算値を出力するステップと、
上記標本値と上記複数の内積演算値との差分からなる複数の誤差の内、最小の誤差を与えるパラメータ m を判定し、そのパラメータ m 信号を出力するステップと、
どのパラメータ m に対しても上記差分が所定の閾値を超える点がある場合、その点を変化点と判定し、当該変化点を示す変化点信号を出力するステップと、
上記離散信号と上記パラメータ m 信号と上記変化点信号とを合わせ出力するステップとを具備することを特徴とする信号処理方法。
- [50] 入力信号を標本化して標本値を得るステップと、
上記入力信号に対応する標本化関数と上記入力信号との内積演算の値と上記標本値との差分から上記入力信号の変化点を検出するステップとを具備することを特徴とする信号処理方法。
- [51] 入力信号を標本化して標本値を示す信号を出力するステップと、
上記入力信号のフルーエンシ信号空間におけるパラメータ m を判定するステップと、
標本化関数と上記入力信号との内積演算の値と上記標本値との差分がどのパラメータ m に対しても所定の閾値を超える点がある場合、その点を変化点と判定するステップと、
上記標本値を示す第1の信号と上記パラメータ m を示す第2の信号と上記変化点を示す第3の信号とを合わせ出力するステップとを具備することを特徴とする信号処理方法。
- [52] コンピュータに、
入力信号を標本化して標本値を得るステップと、
相互に異なるパラメータ m の複数の標本化関数を発生するステップと、
上記入力信号と上記複数の標本化関数の各々との内積演算を行なって複数の内

積演算値を出力するステップと、

上記標本値と上記複数の内積演算値との差分がどのパラメータ m に対しても所定の閾値を超える点がある場合、その点を変化点と判定し、当該変化点を示す変化点信号を出力するステップとを実行させることを特徴とする信号処理プログラム。

[53] コンピュータに、

入力信号を標本化して標本値を得るステップと、

上記入力信号に対応する標本化関数と上記入力信号との内積演算の値と上記標本値との差分から上記入力信号の変化点を検出するステップとを実行させることを特徴とする信号処理プログラム。

[54] コンピュータによって入力信号を処理するための信号処理プログラムを記録した記録媒体であって、上記信号処理プログラムはコンピュータに、

入力信号を標本化して標本値を取得させ、

相互に異なるパラメータ m の複数の標本化関数を発生させ、

上記入力信号と上記複数の標本化関数の各々との内積演算を行なって複数の内積演算値を出力させ、

上記標本値と上記複数の内積演算値との差分がどのパラメータ m に対しても所定の閾値を超える点がある場合、その点を変化点と判定し、当該変化点を示す変化点信号を出力させることを特徴とする信号処理プログラムを記録した記録媒体。

[55] コンピュータによって入力信号を処理するための信号処理プログラムを記録した記録媒体であって、上記信号処理プログラムはコンピュータに、

入力信号を標本化して標本値を取得させ、

上記入力信号に対応する標本化関数と上記入力信号との内積演算の値と上記標本値との差分から上記入力信号の変化点を検出させることを特徴とする信号処理プログラムを記録した記録媒体。

[56] クラス m のAD関数を用いたAD変換により連続信号を離散化して離散値列を生成すると共に、クラス m を判定し、上記離散値列とクラス m を用いて、クラス m で選定されるDA関数で上記離散値列の補間、加工処理を行ない、上記離散値列を連続信号に変換する信号処理方法。

- [57] クラス m のAD関数を用いたAD変換により連続信号を離散化して離散値列を生成すると共に、クラス m を判定し、上記離散値列とクラス m を記憶媒体に記録し、記録された離散値列とクラス m を上記記憶媒体から読み出し、クラス m で選定されるDA関数で上記離散値列の補間、加工処理を行ない、上記離散値列を連続信号に変換する信号処理方法。
- [58] クラス m のAD関数を用いたAD変換により連続信号を離散化して離散値列を生成すると共に、クラス m を判定し、上記離散値列とクラス m を通信手段で伝送し、上記通信手段で受信した信号から上記離散値列とクラス m を読み出し、クラス m で選定されるDA関数で上記離散値列の補間、加工処理を行ない、上記離散値列を連続信号に変換する信号処理方法。

[図1]

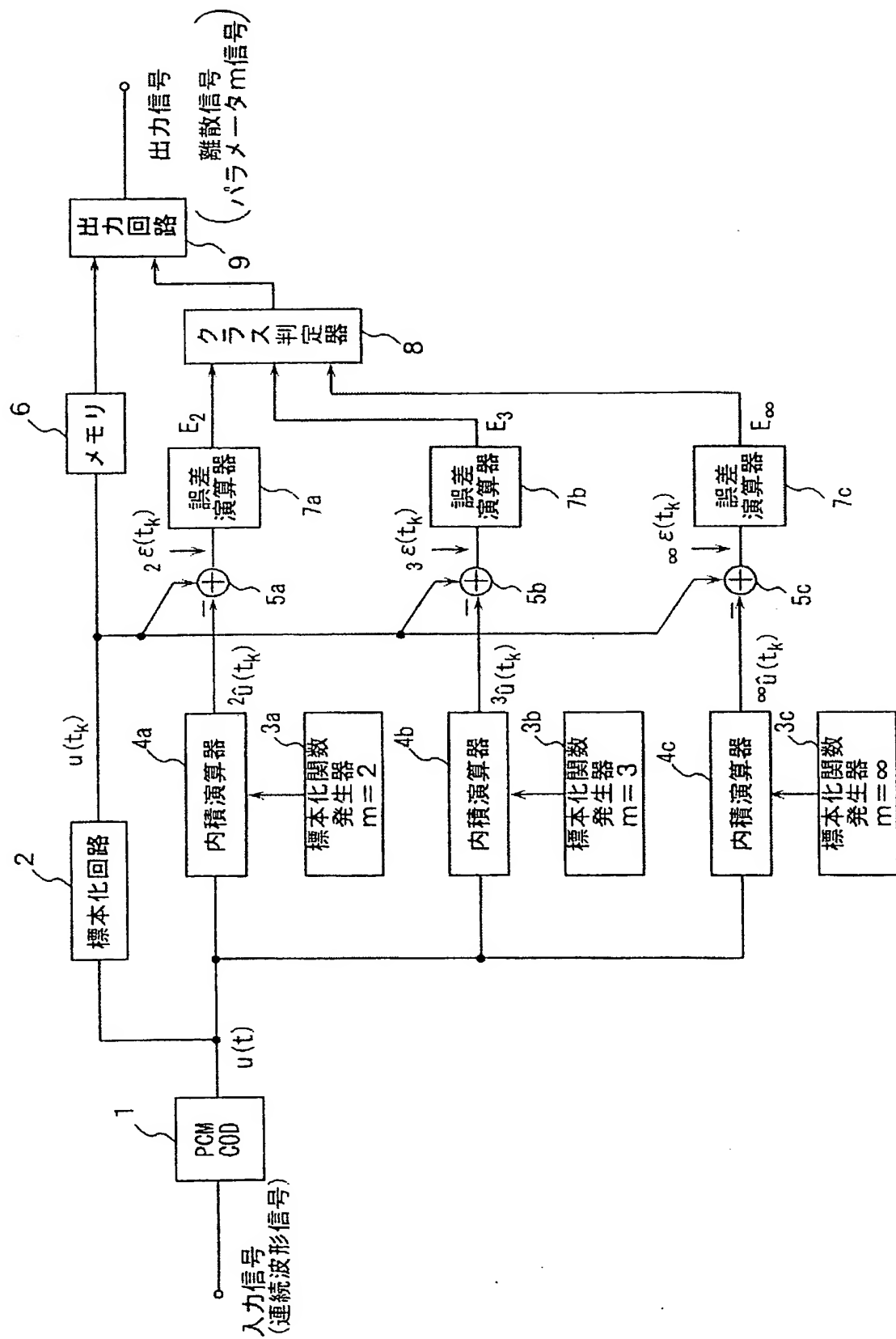
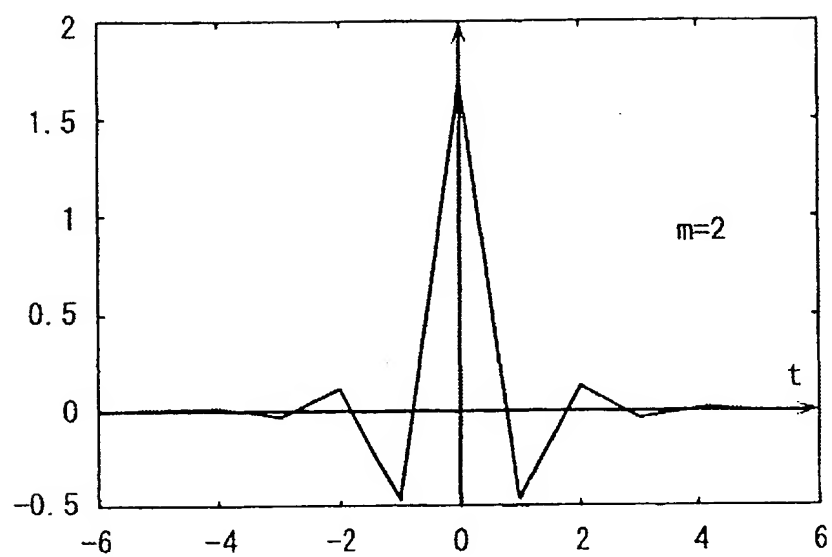


図 1

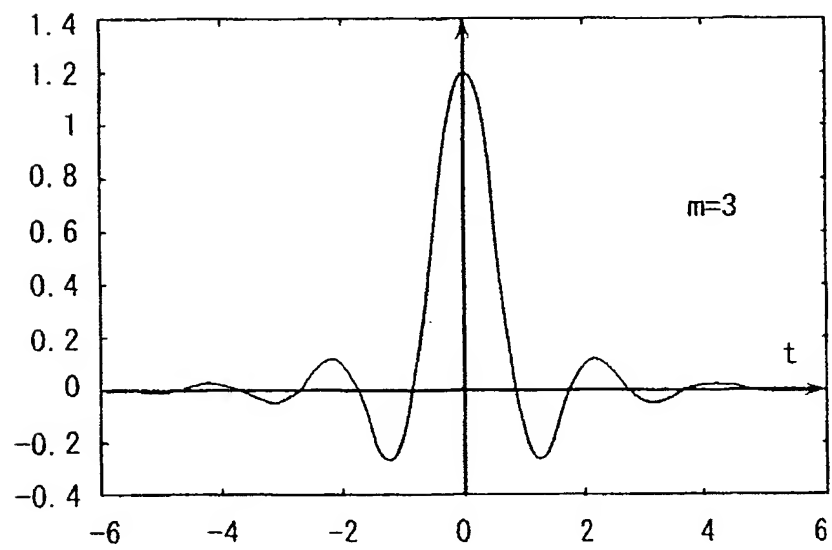
[図2]

図 2



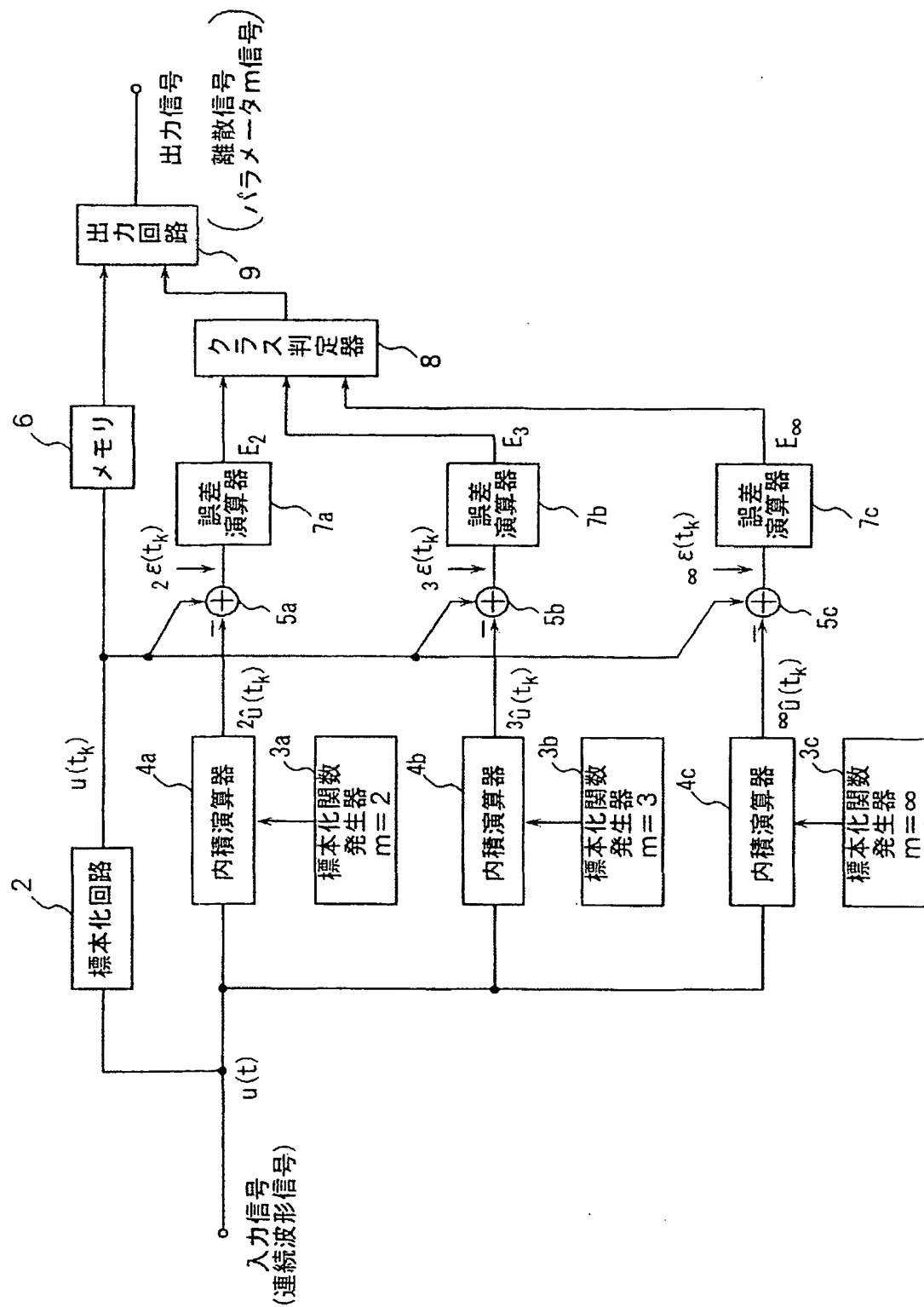
[図3]

図 3

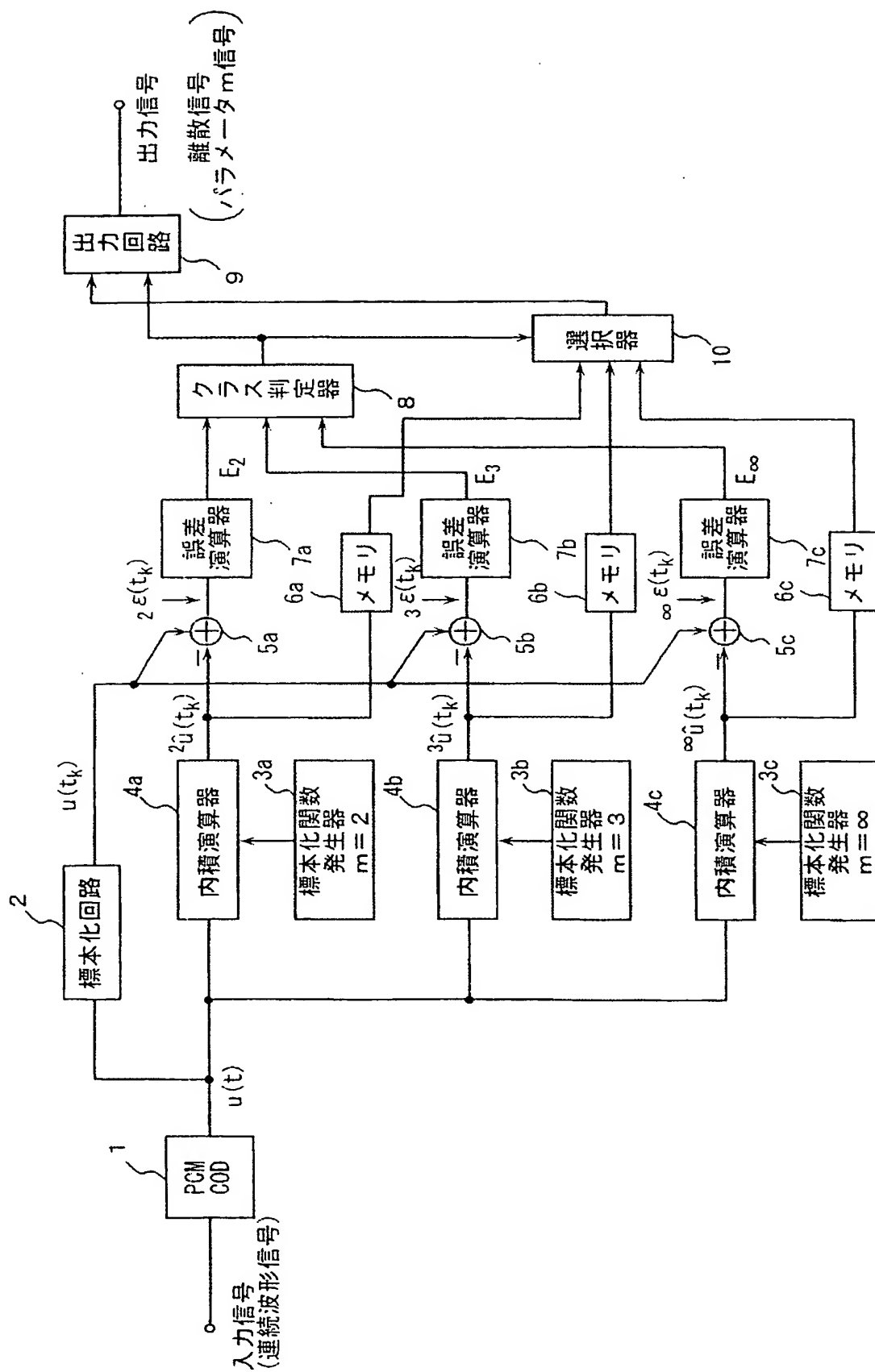


[図4]

図 4



[図5]



[図6]

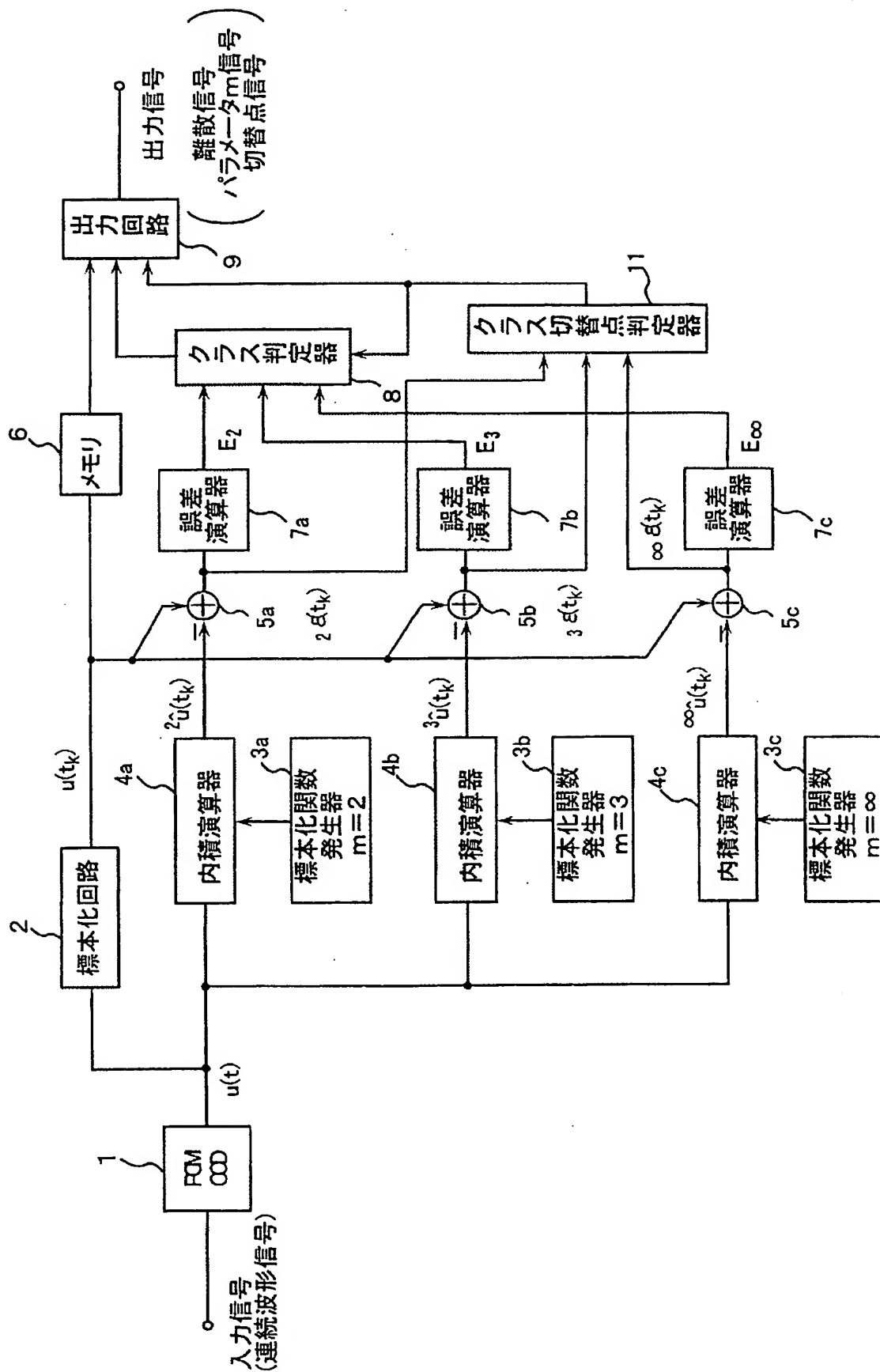
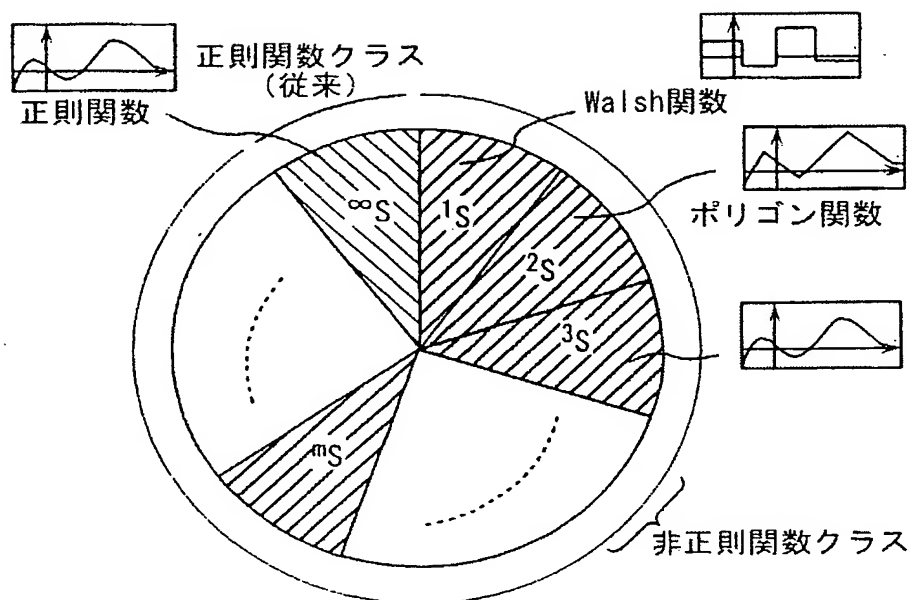


図 6

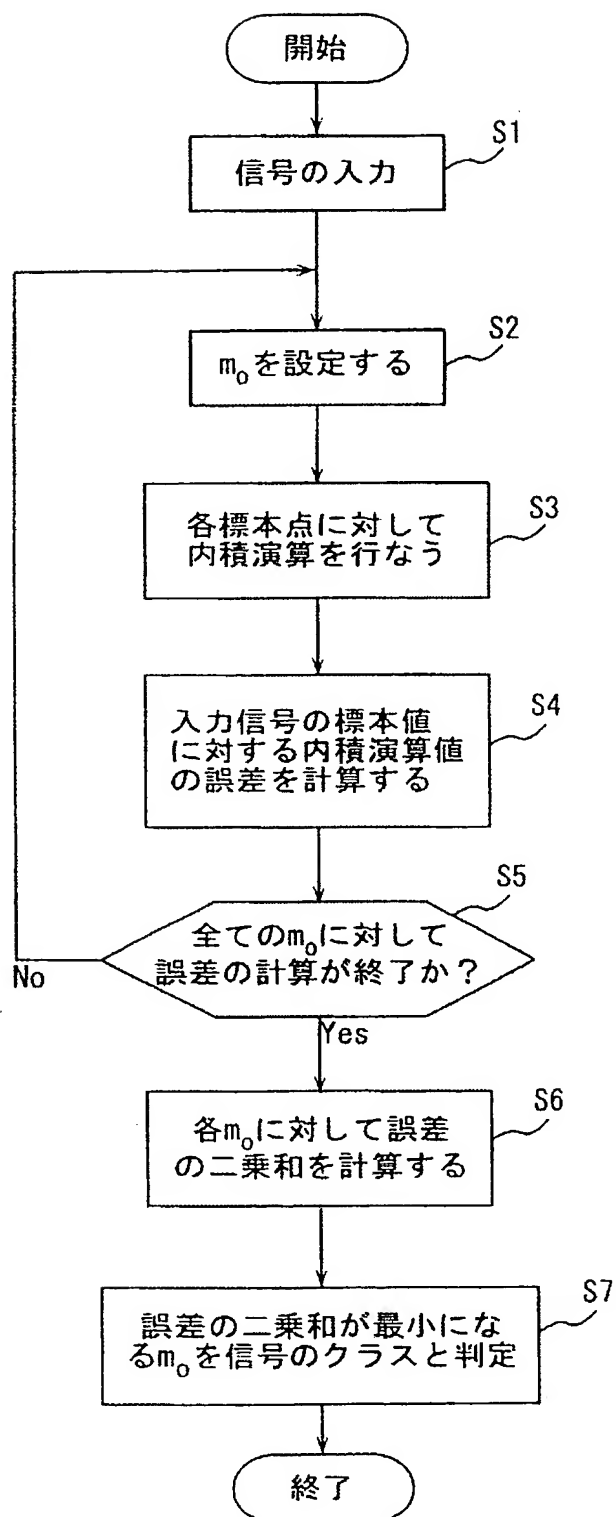
[図7]

図 7

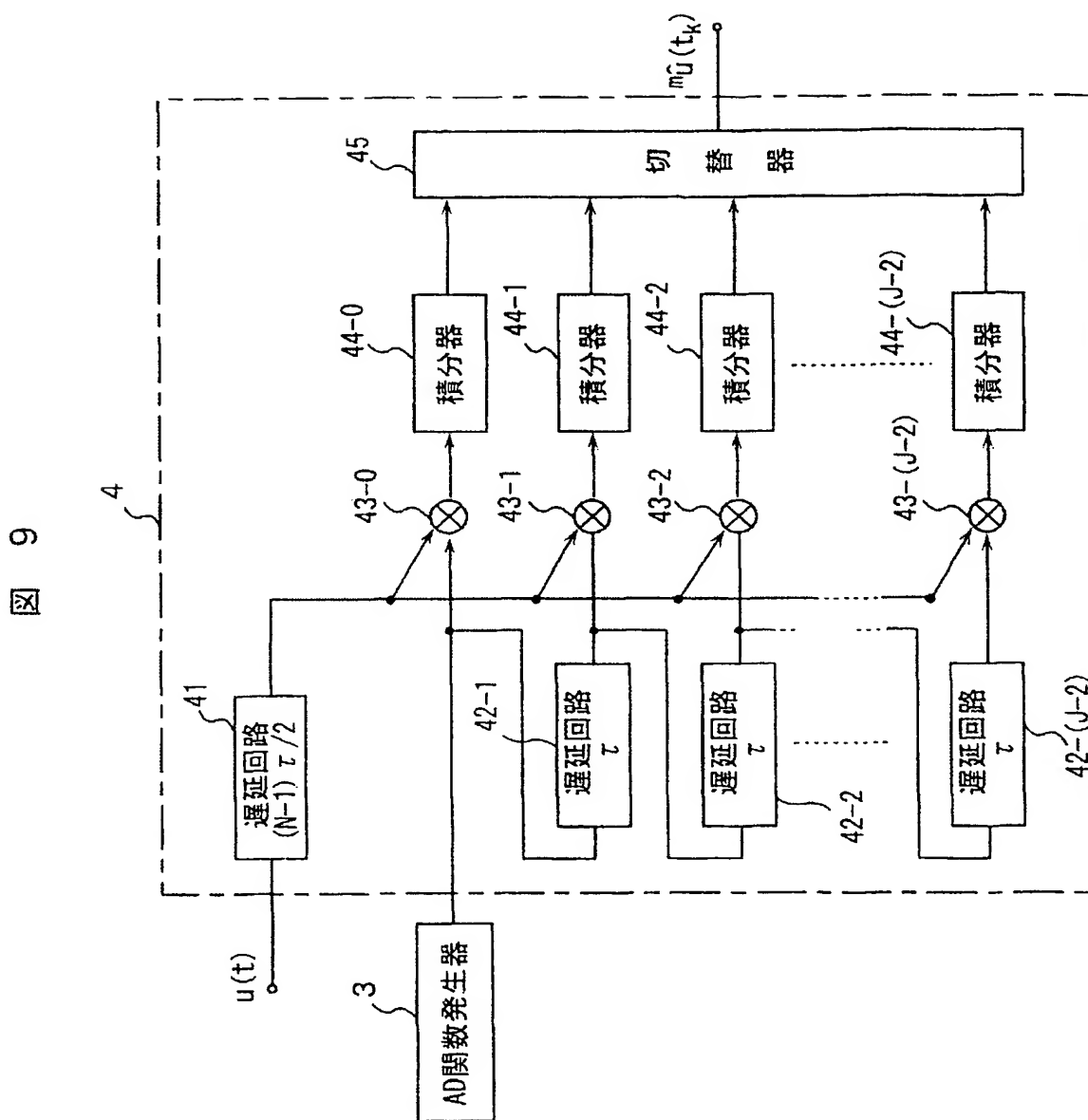


[図8]

図 8

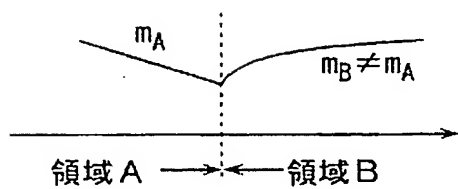


[図9]



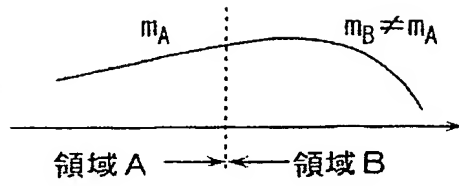
[図10]

図 10



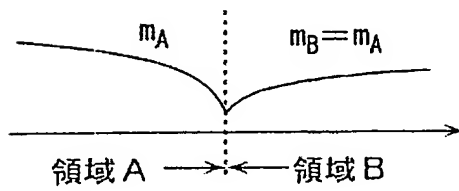
[図11]

図 1 1



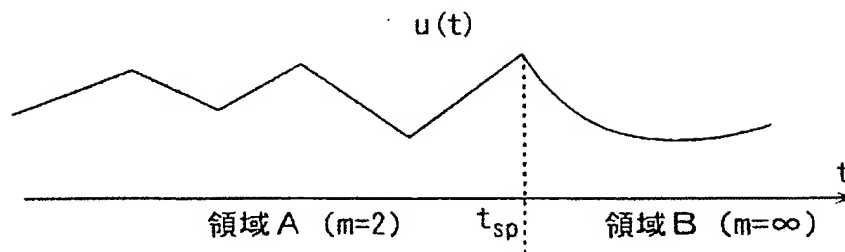
[図12]

図 1 2



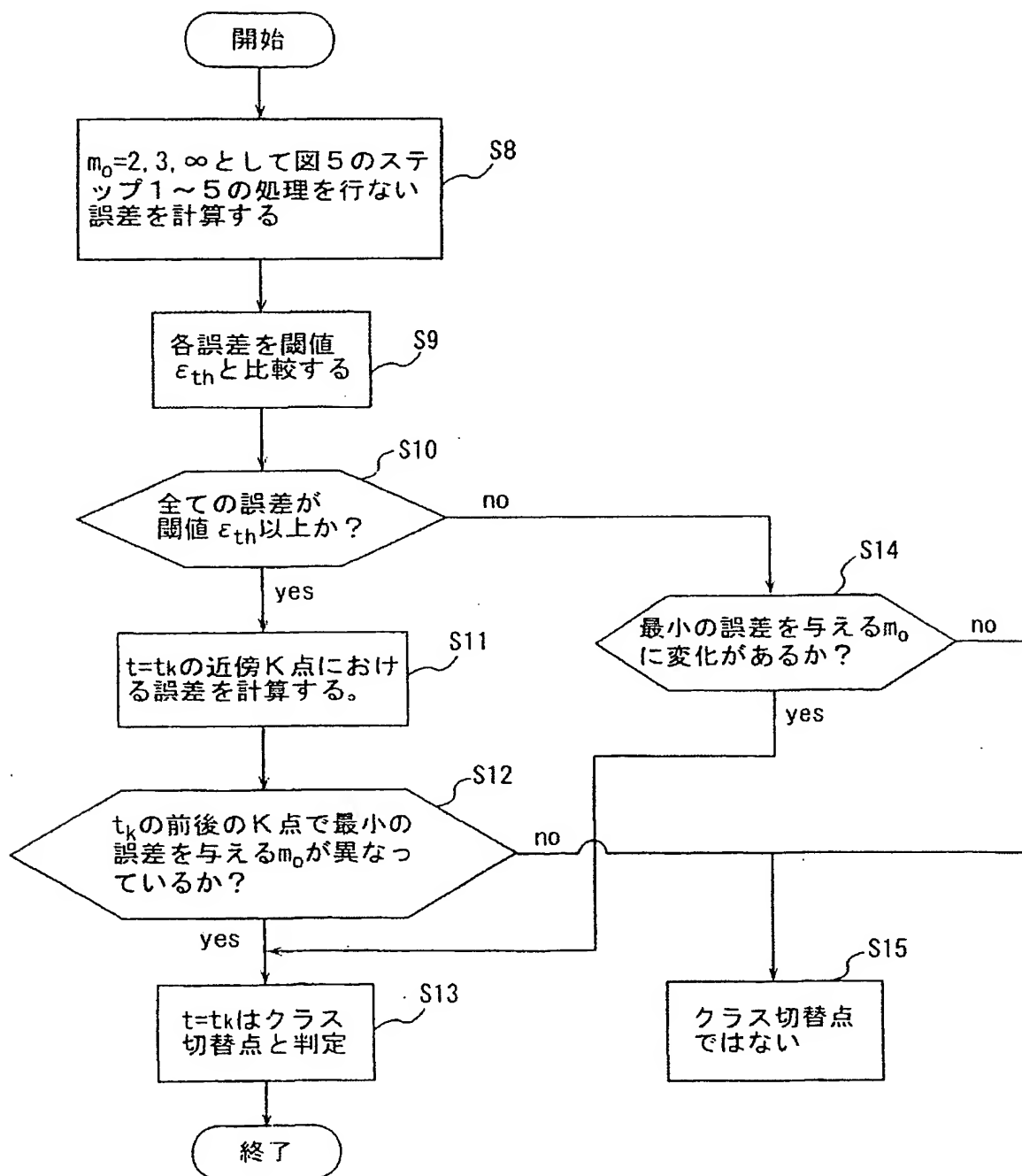
[図13]

図 1 3



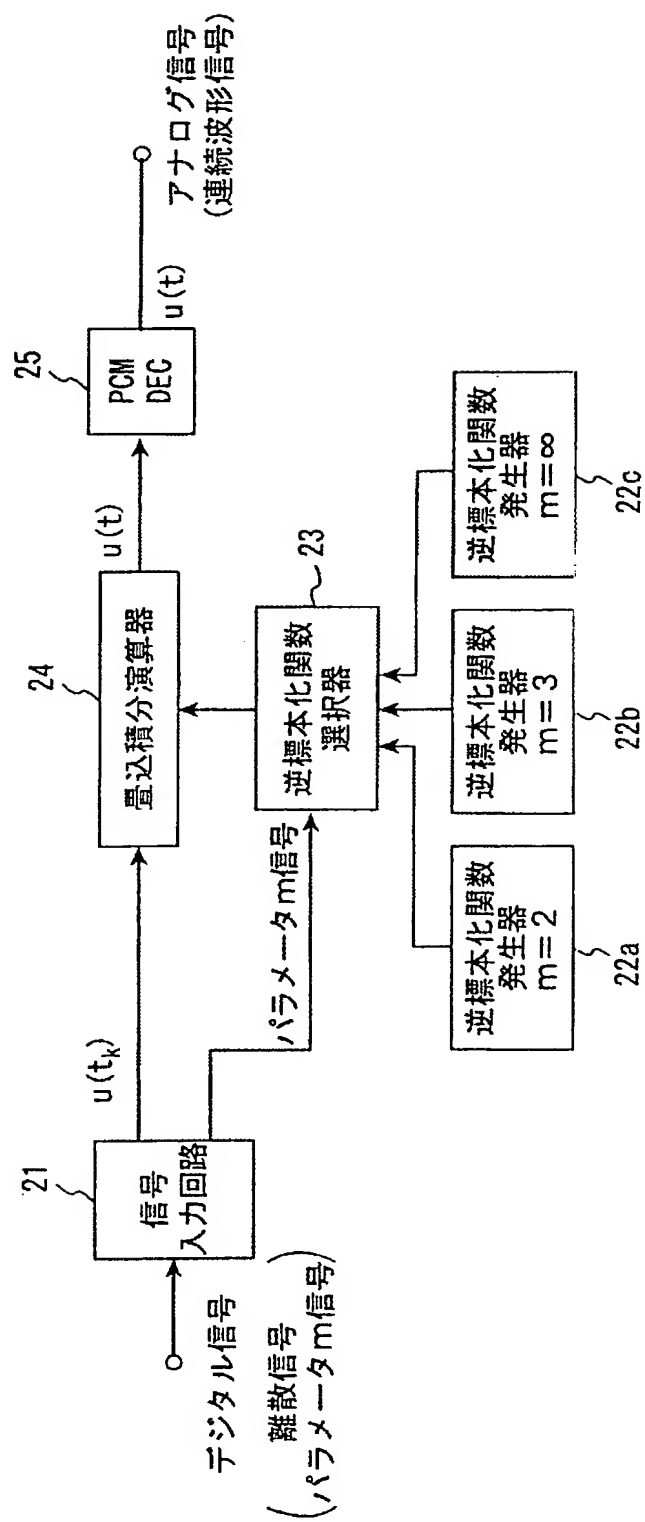
[図14]

図 14



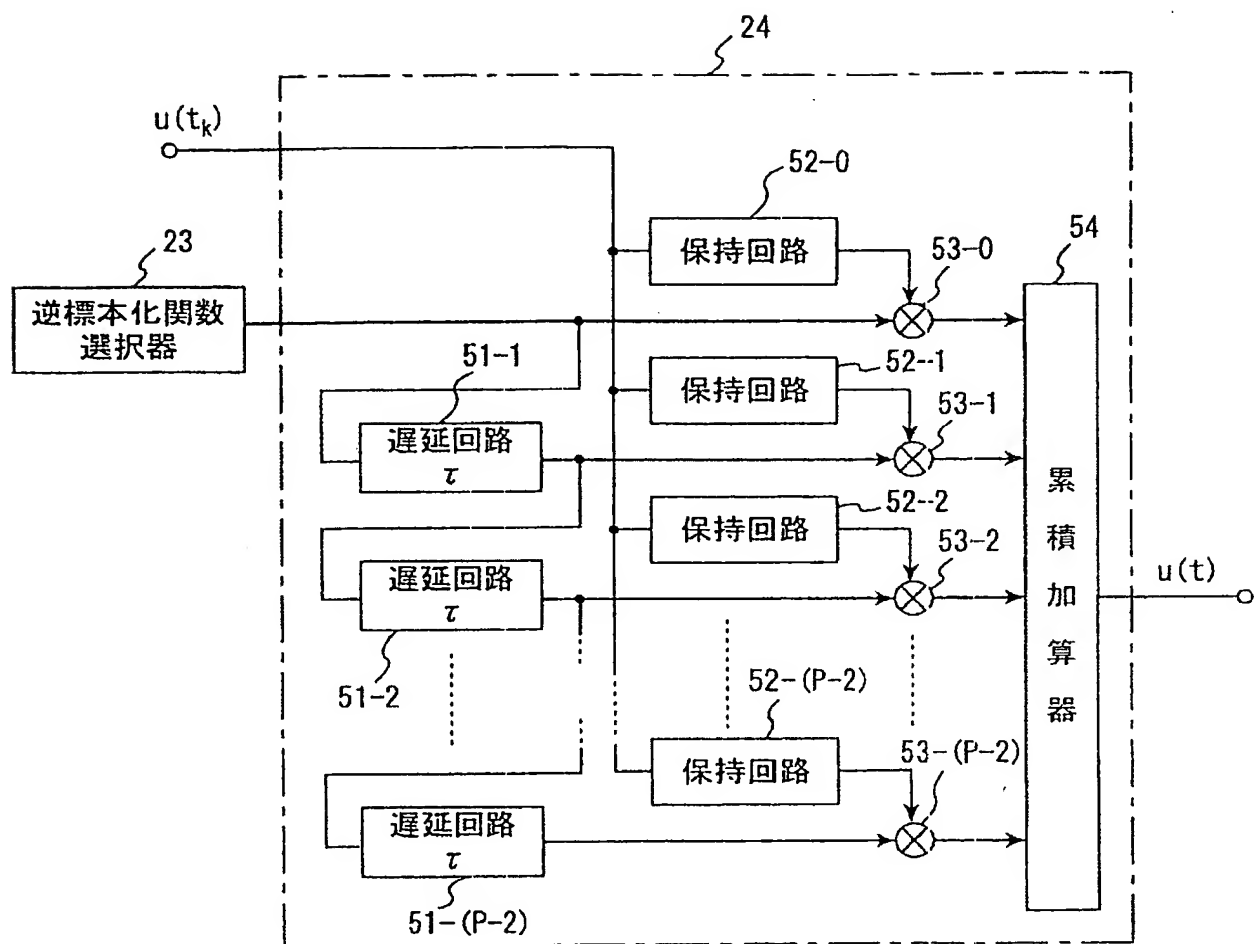
[図15]

図 15



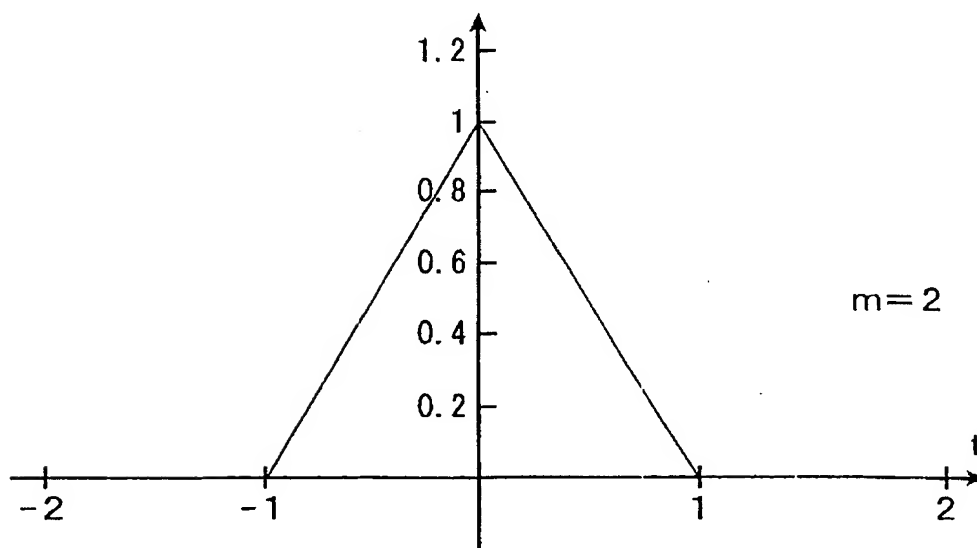
[図16]

図 16



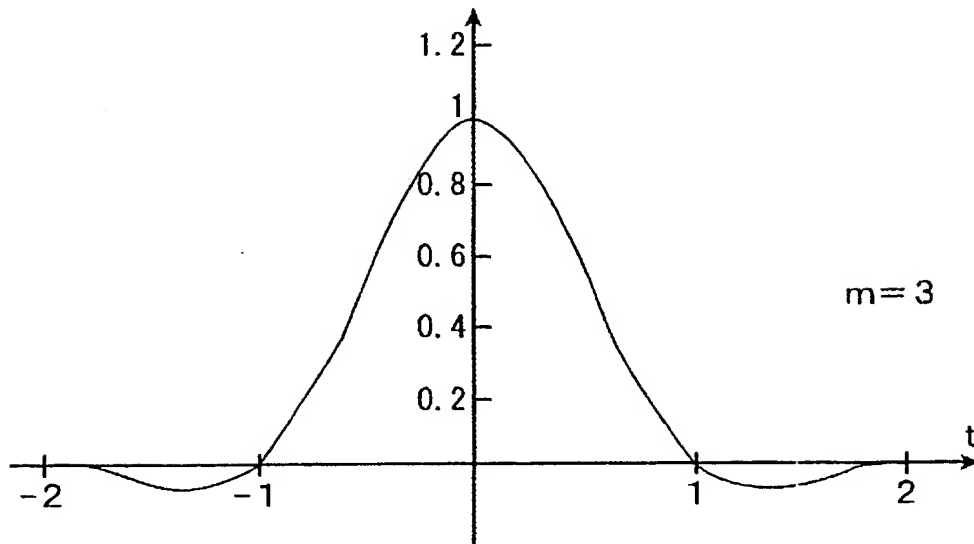
[図17]

図 17

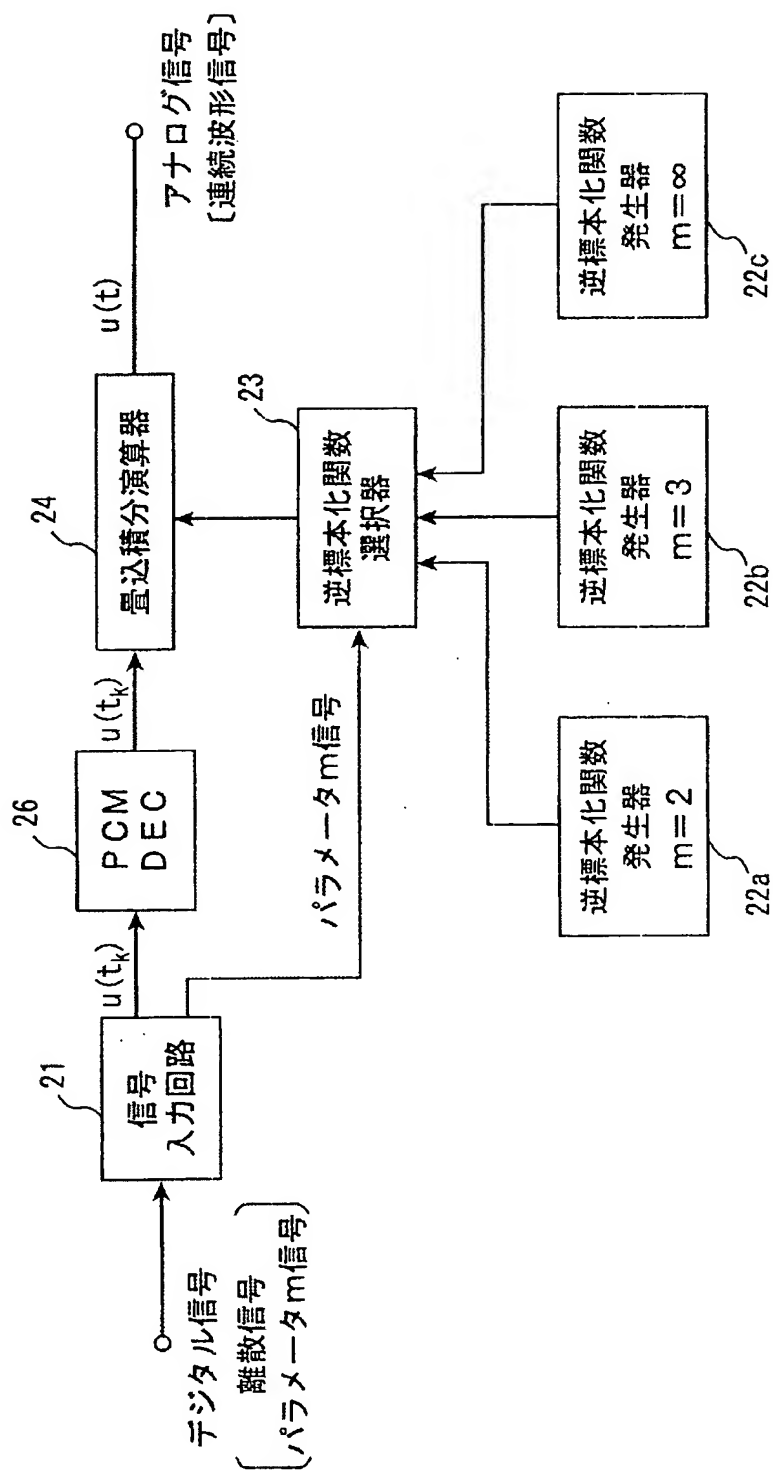


[図18]

図 18

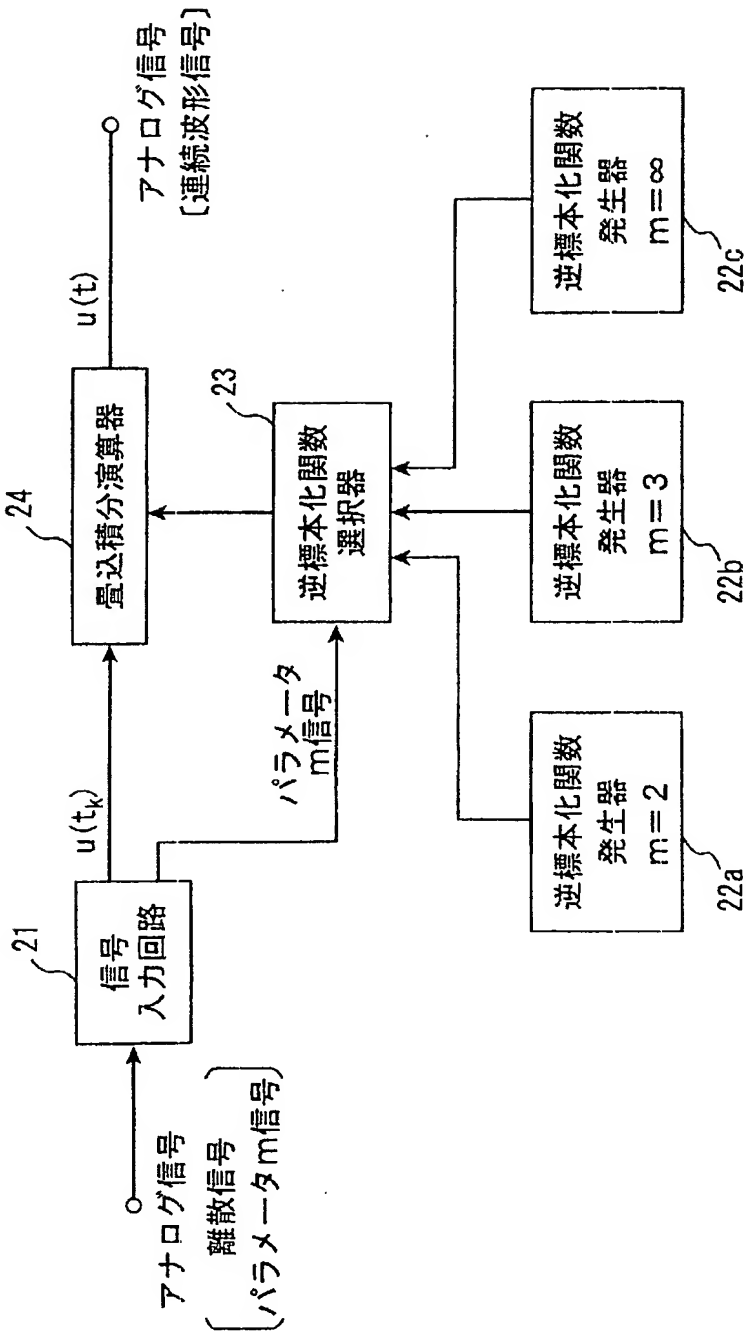


[図19]



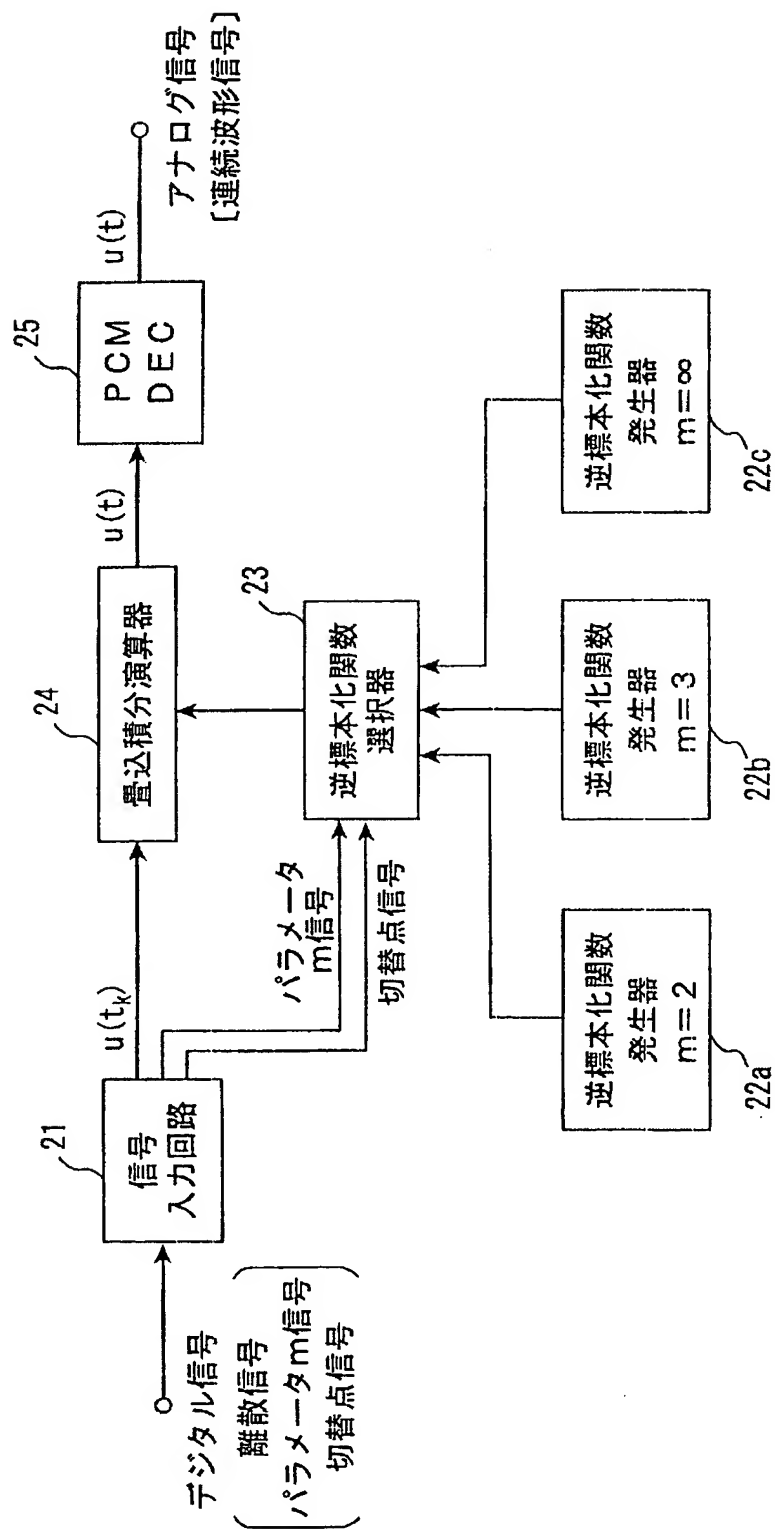
[図20]

図 20



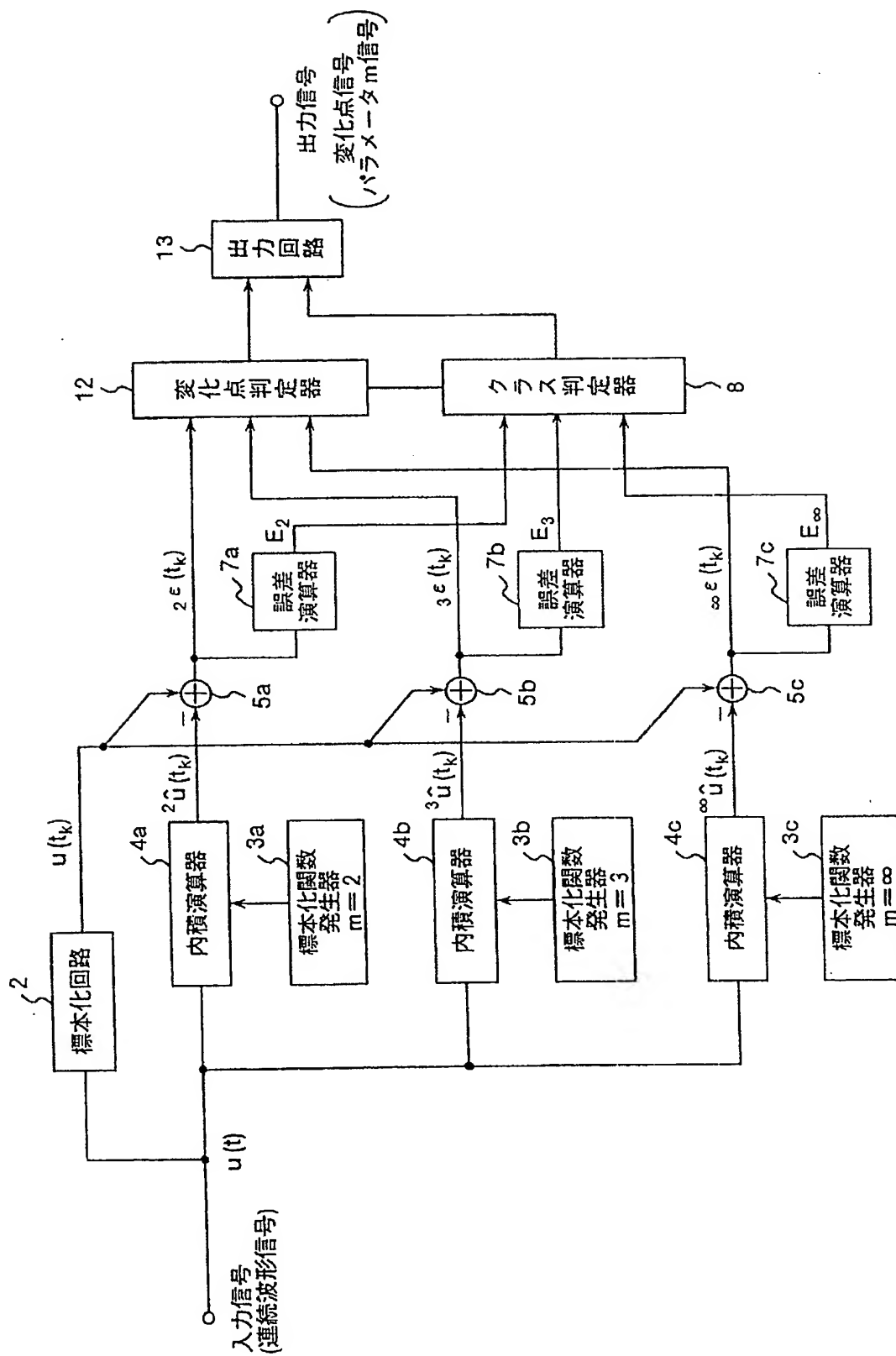
[図21]

図 21

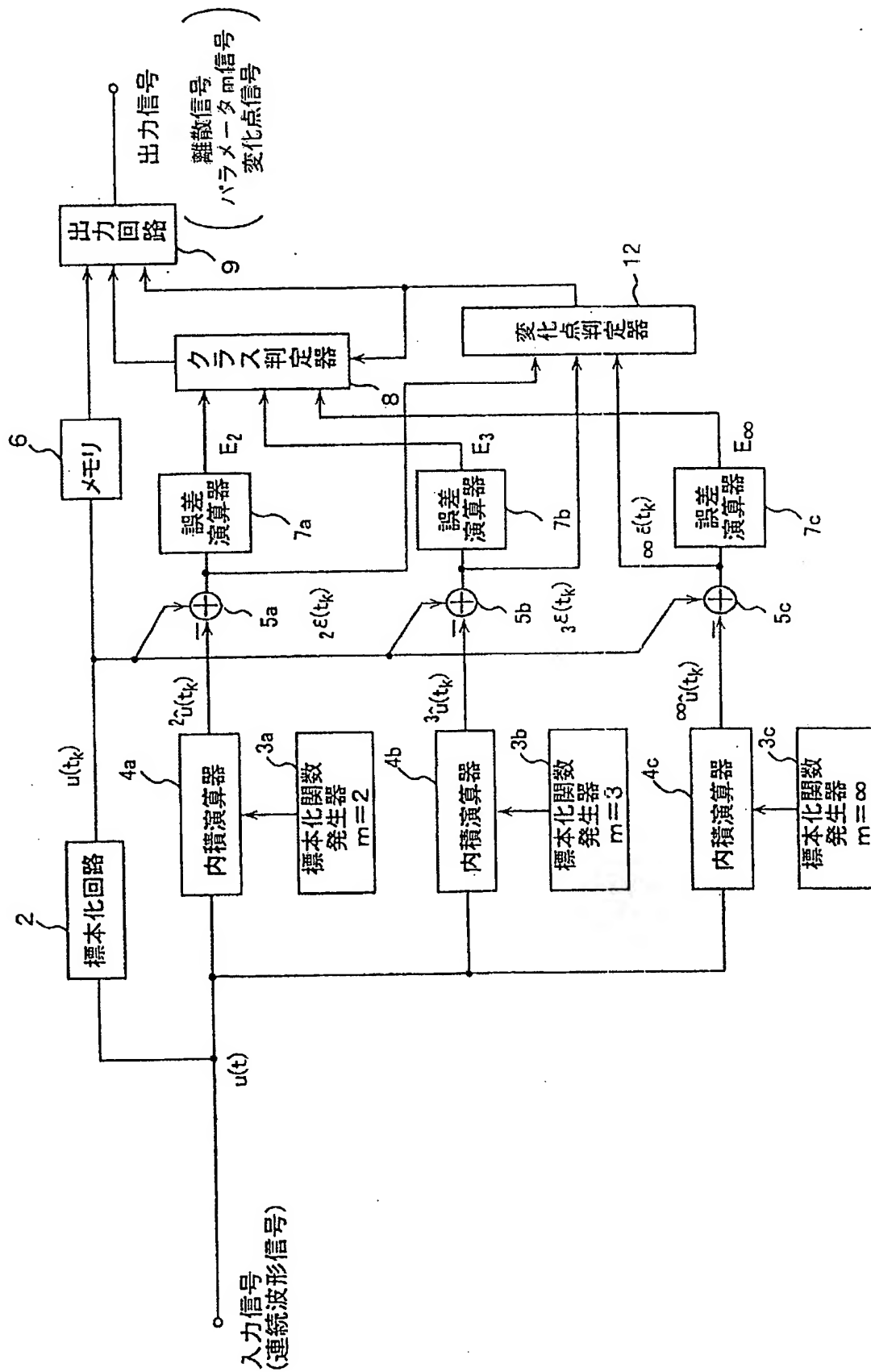


[図22]

図 2 2

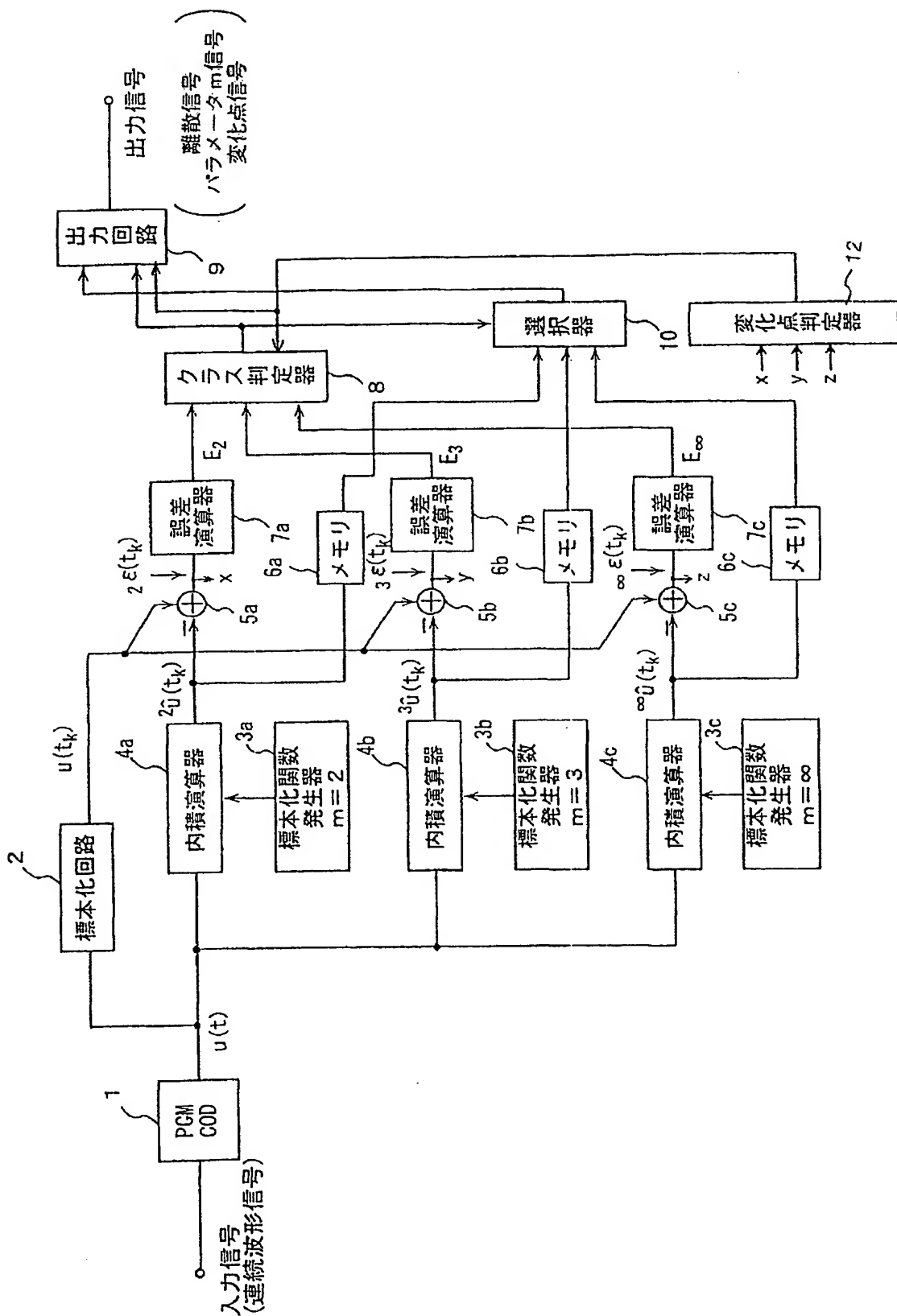


[図24]



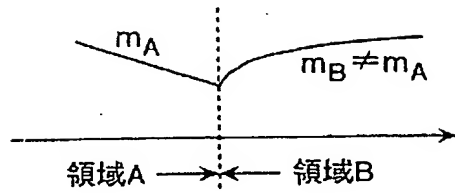
[図25]

図 25



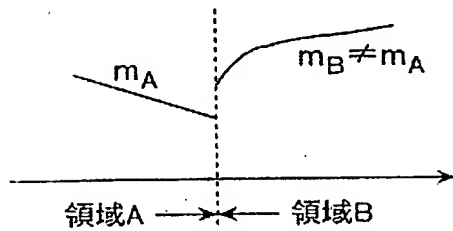
[図26]

図 2 6



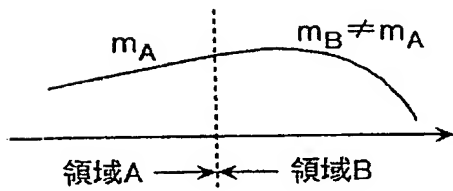
[図27]

図 2 7



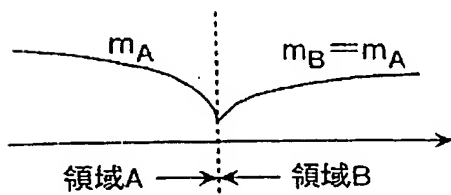
[図28]

図 2 8



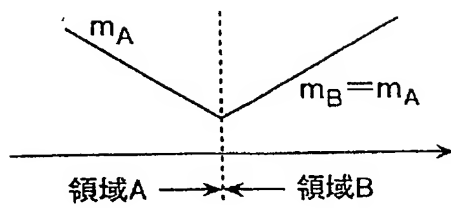
[図29]

図 2 9



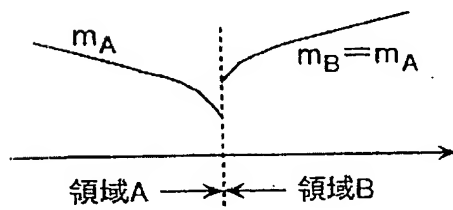
[図30]

図 3 0



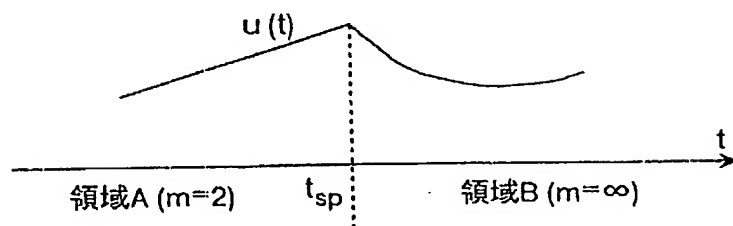
[図31]

図 3 1



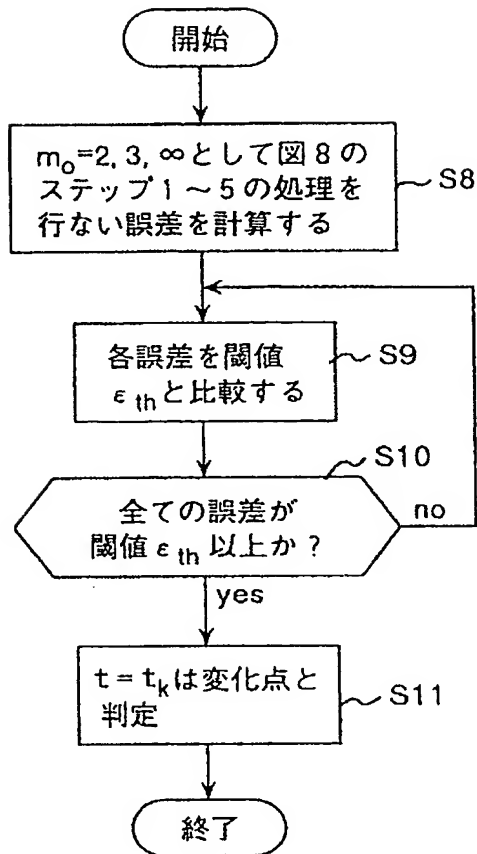
[図32]

図 3 2



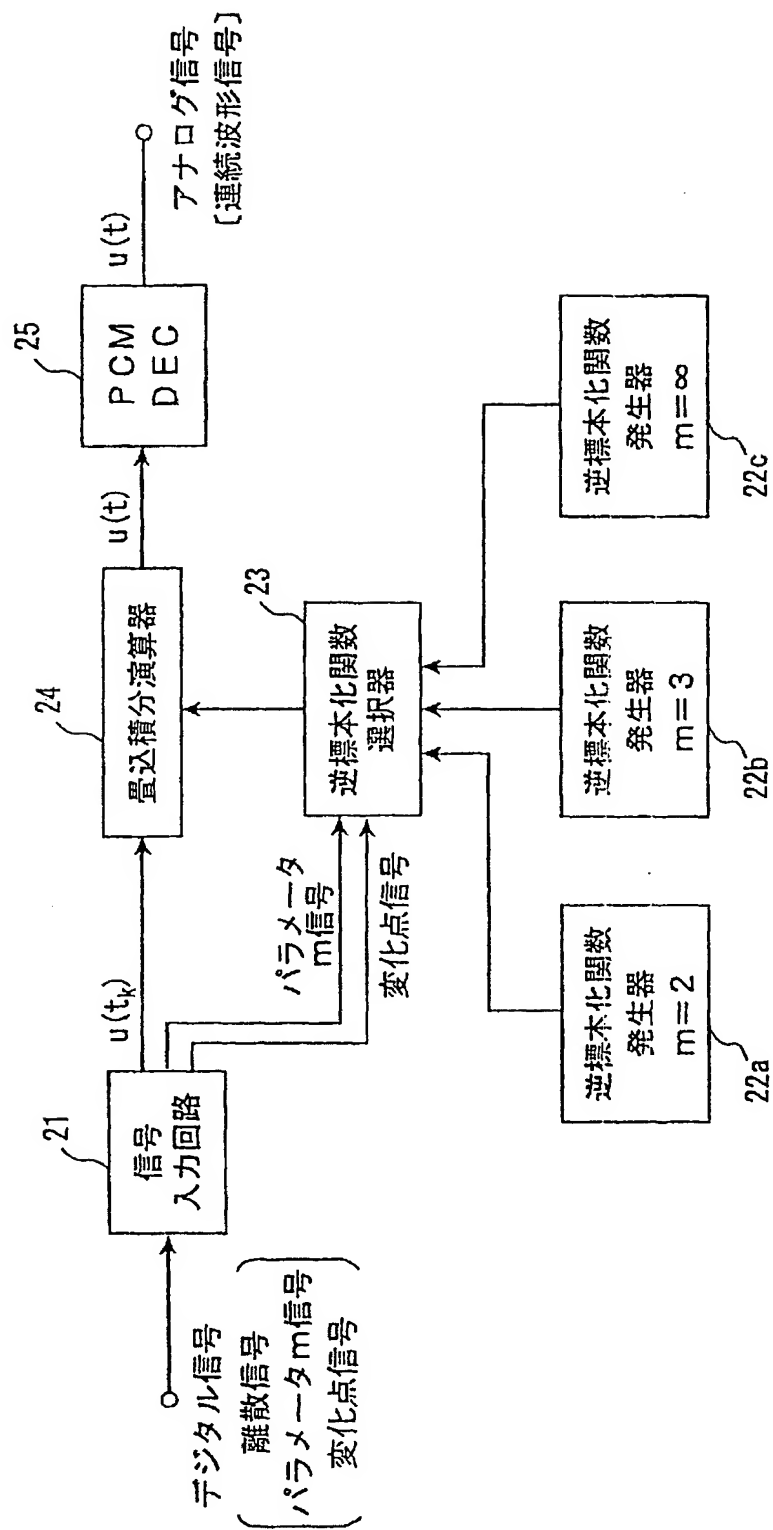
[図33]

図 3 3



[図34]

図 34



[図35]

図 35

